

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2001年5月31日 (31.05.2001)

PCT

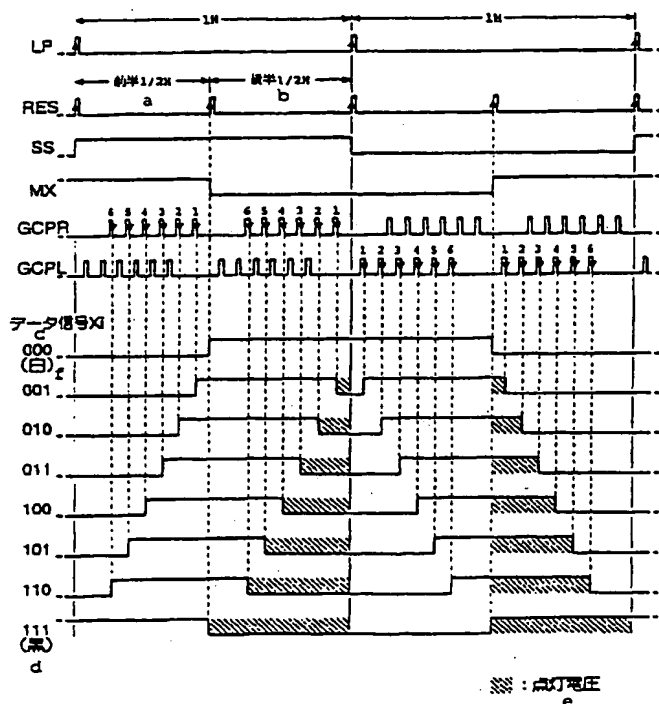
(10) 国際公開番号
WO 01/39166 A1

- (51) 国際特許分類: G09G 3/36, G02F 1/133 [JP/JP]; 〒163-0811 東京都新宿区西新宿2丁目4番1号 Tokyo (JP).
- (21) 国際出願番号: PCT/JP00/08187
- (22) 国際出願日: 2000年11月20日 (20.11.2000) (72) 発明者; および (75) 発明者/出願人 (米国についてのみ): 矢田部 聡 (YATABE, Satoshi) [JP/JP]; 〒392-8502 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内 Nagano (JP).
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願平 11-329984 1999年11月19日 (19.11.1999) JP (74) 代理人: 鈴木喜三郎, 外(SUZUKI, Kisaburo et al.); 〒392-8502 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社 知的財産部内 Nagano (JP).
- (71) 出願人 (米国を除く全ての指定国について): セイコーエプソン株式会社 (SEIKO EPSON CORPORATION) (81) 指定国 (国内): CN, KR, US.

[続葉有]

(54) Title: METHOD FOR DRIVING DISPLAY, DRIVING CIRCUIT THEREFOR, DISPLAY, AND ELECTRONIC APPARATUS

(54) 発明の名称: 表示装置の駆動方法、その駆動回路、表示装置、および、電子機器



(57) Abstract: In order to reduce power consumption in halftone display, each horizontal scanning period for which one of a plurality of scanning lines is selected is divided into first and second half periods. A nonselection voltage for bringing a TFD into a nonconductive state for the first half period and a selection voltage for bringing the TFD into a conductive state for the second half period are supplied as a scanning signal to the scanning line. When an odd scanning line is selected, a right shift modulation method is applied to the pixels located on the relevant scanning line; when an even scanning line is selected, a left shift modulation method is applied to the pixels located on the relevant scanning line. Thus a data signal Xi is supplied to the relevant data line. Since only one voltage switching of the data signal Xi per one horizontal scanning period is required for white or black display, and since only two voltage switchings are required for halftone display, the power consumption required for voltage switching is reduced.

[続葉有]

WO 01/39166 A1



添付公開書類:
— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

階調表示を行う場合の消費電力を低く抑えるために、複数の走査線の各々を選択する1水平走査期間を、前半・後半期間に分割し、前半期間では、TFDを非導通状態とする非選択電圧を、後半期間では、TFDを導通状態とする選択電圧を、それぞれ走査信号として当該走査線に供給する一方、奇数番目の走査線が選択された場合には、当該走査線に位置する画素に対しては右寄変調法を適用するとともに、偶数番目の走査線が選択された場合、当該走査線に位置する画素に対しては左寄変調法を適用して、データ信号 X_i として対応するデータ線に供給する。これにより、1水平走査期間当たりのデータ信号 X_i の電圧切り替えは、白または黒表示であれば1回であり、中間階調表示であれば2回で済むので、電圧切り替えに伴う消費電力が抑えられる。

明 細 書

表示装置の駆動方法、その駆動回路、表示装置、および、電子機器

技術分野

- 5 本発明は、パルス幅階調によって階調表示を行う際に、さらなる低消費電力化を図った表示装置の駆動方法、その駆動回路、表示装置、および、電子機器に関する。

背景技術

- 10 一般に、携帯用電子機器には、各種の情報をユーザに示すために表示装置が設けられる。この種の表示装置は、電気光学材料の電気光学的変化を用いて表示を行うが、一般には、液晶装置が広く用いられている。一方、近年では、単純なオンオフ（2値）表示のみならず、豊かな中間階調で表示を行うように高階調表示化が要求されている。

- 15 しかしながら、携帯型電子機器は、電池駆動が原則であるため、低消費電力であることが強く求められているが、周知のように、高階調表示を行うと、単純なオンオフ表示と比較して、著しく消費電力が高くなることが知られている。すなわち、携帯型電子機器に用いられる表示装置には、高階調表示化と、低消費電力化という一見すると相矛盾する2つの要求を同時に解決することが求められている。

20 本発明は、このような事情に鑑みてなされたもので、その目的とするところは、消費電力を低く抑えた上で、階調表示が可能な表示装置の駆動方法、その駆動回路、表示装置、および、電子機器を提供することにある。

25 発明の開示

上記目的を達成するために、本件第1の発明は、行方向に延在する複数の走査線と列方向に延在する複数のデータ線との各交差に対応して設けられた画素を階調表示させる表示装置の駆動方法であって、前記複数の走査線の各々を、1水平走査期間毎に順次選択するとともに、当該1水平走査期間を2つの期間

2

に分割した一方の期間において、選択した走査線に選択電圧を印加し、前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走査線を選択する場合、当該走査線と第1のグループに属するデータ線との交差に対応する画素に対し、当該1水平走査期間の一方の期間にあっては、当該一方の期間の始点から階調に応じた期間が経過するまで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加する一方、前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走査線を選択する場合、当該走査線と前記第1のグループに属するデータ線との交差に対応する画素に対し、当該1水平走査期間の一方の期間にあっては、当該一方の期間の終点よりも階調に応じた期間手前の時点から当該一方の期間の終点まで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加し、いずれの場合においても、1水平走査期間の他方の期間にあっては、前記一方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加することを特徴としている。

この第1の発明によれば、奇数行または偶数行のいずれか一方に位置する走査線と第1のグループに属するデータ線との交差に対応する画素では、いわゆる左寄変調法によって階調表示が行われる一方、奇数行または偶数行のいずれか他方に位置する走査線と第1のグループに属するデータ線との交差に対応する画素では、いわゆる右寄変調法によって階調表示が行われる。これにより、データ線に印加される点灯電圧と非点灯電圧との切り替え回数が低減される結果、この切り替えに伴って消費される電力を抑えることが可能となる。

ここで、第1の発明において、前記第1のグループに属するデータ線は、前記複数のデータ線のすべてとすると、データ線を区別しないで済むので、構成の簡略化が期待できる。

また、第1の発明において、前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走査線を選択する場合、当該走査線と前記第1のグループに属さないデータ線との交差に対応する画素に対し、当該1水平走査期間の一方の期間にあっては、当該一方の期間の終点よりも階調に応じた期間手

3

前の時点から当該一方の期間の終点まで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加する一方、前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走査線を選択する場合、当該走査線と前記第1のグループに属さないデータ線との交差に対応する画素に対し、当該1水平走査期間の一方の期間にあっては、当該一方の期間の始点から階調に応じた期間が経過するまで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加し、いずれの場合においても、1水平走査期間の他方の期間にあっては、前記一方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加する方法が考えられる。この方法によれば、ある走査線が選択された場合において、第1のグループに属するデータ線に点灯電圧が印加されるタイミングと、第1のグループに属さないデータ線に点灯電圧が印加されるタイミングとは、同一階調であっても異なることになる。このため、複数の画素について同一階調の表示を行う場合に、同一タイミングでレベル遷移するデータ線が減少するので、走査線における選択電圧の鈍化が低減され、これにより、表示品位の低下を抑えることが可能となる。

したがって、前記第1のグループに属するデータ線の本数と、前記第1のグループに属さないデータ線の本数とを略同一とすることが望ましい。これにより、選択された走査線に位置する画素が同一中間階調であっても、データ線における点灯電圧の切り替えタイミングは2つとなり、かつ、切り替えタイミングが同一となるデータ線は、データ線の総数の半分ずつとなる。また、このようにするには、例えば、前記第1のグループに属するデータ線は、前記複数のデータ線のうち、奇数列または偶数列のいずれか一方に位置するデータ線とすることが考えられる。

次に、上記目的を達成するために、本件第2の発明は、行方向に延在する複数の走査線と列方向に延在する複数のデータ線との各交差に対応して設けられた画素を階調表示させる表示装置の駆動回路であって、前記複数の走査線の各々を、1水平走査期間毎に順次選択するとともに、当該1水平走査期間を2

つの期間に分割した一方の期間において、選択電圧を選択した走査線に印加する走査線駆動回路と、前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走査線が選択される場合、当該走査線と第1のグループに属するデータ線との交差に対応する画素に対し、当該1水平走査期間の一方の期間にあっては、当該一方の期間の始点から階調に応じた期間が経過するまで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加する一方、前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走査線が選択される場合、当該走査線と前記第1のグループに属するデータ線との交差に対応する画素に対し、当該1水平走査期間の一方の期間にあっては、当該一方の期間の終点よりも階調に応じた期間手前の時点から当該一方の期間の終点まで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加し、いずれの場合においても、1水平走査期間の他方の期間にあっては、前記一方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加するデータ線駆動回路とを具備することを特徴としている。この第2の発明によれば、上記第1の発明と同様に、データ線に印加される点灯電圧と非点灯電圧との切り替え回数が低減される結果、この切り替えに伴って消費される電力を抑えることが可能となる。

同様に、上記目的を達成するために、本件第3の発明は、一対の基板間に電気光学材料が挟持されてなり、前記一対の基板のうち、一方の基板には複数の走査線が設けられる一方、他方の基板には複数のデータ線が設けられて、前記複数の走査線と前記複数のデータ線との各交差に対応して設けられた画素を階調表示する表示装置であって、前記複数の走査線の各々を、1水平走査期間毎に順次選択するとともに、当該1水平走査期間を2つの期間に分割した一方の期間において、選択電圧を選択した走査線に印加する走査線駆動回路と、前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走査線が選択される場合、当該走査線と第1のグループに属するデータ線との交差に対応する画素に対し、当該1水平走査期間の一方の期間にあっては、当該一方の期間の始点から階調に応じた期間が経過するまで点灯電圧を、その一方の期

間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加する一方、前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走査線が選択される場合、当該走査線と前記第 1 のグループに属するデータ線との交際に対応する画素に対し、当該 1 水平走査期間の一方の期間にあっては、当該一方の期間の終点よりも階調に応じた期間手前の時点から当該一方の期間の終点まで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加し、いずれの場合においても、1 水平走査期間の他方の期間にあっては、前記一方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加するデータ線駆動回路とを具備することを特徴としている。この第 3 の発明によれば、上記第 1 および第 2 の発明と同様に、データ線に印加される点灯電圧と非点灯電圧との切り替え回数が低減される結果、この切り替えに伴って消費される電力を抑えることが可能となる。

ここで、第 3 の発明において、前記画素は、スイッチング素子と、前記電気光学材料とからなる容量素子とを含み、前記容量素子は、前記スイッチング素子により駆動される構成が望ましい。この構成によれば、スイッチング素子により選択画素と非選択画素とが電氣的に分離されるので、コントラストやレスポンスなどが良好であり、かつ、高精細な表示が可能となる。

この構成において、前記スイッチング素子は、導電体／絶縁体／導電体の構造を有する薄膜ダイオード素子であって、その一方が、前記走査線または前記データ線のいずれかに接続され、他方が、前記容量素子に接続されている構成が望ましい。このようにスイッチング素子として薄膜ダイオード素子を用いると、製造プロセスが簡略化される点、および、走査線とデータ線との配線短絡が原理的に発生しない点において有利である。

加えて、上記目的を達成するために本件第 4 の発明に係る電子機器にあっては、上記表示装置を備えるので、上述したように、階調表示を行う場合において、なお一層の低消費電力化を図ることが可能となる。

図 1 は、本発明の実施形態に係る表示装置の電氣的な構成を示すブロック図である。

図 2 は、同表示装置における液晶パネルの構成を示す斜視図である。

図 3 は、同液晶パネルの要部構成を模式的に示す部分破断斜視図である。

5 図 4 は、同表示装置における Y ドライバの構成を示すブロック図である。

図 5 は、同 Y ドライバの動作を説明するためのタイミングチャートである。

図 6 は、同表示装置における X ドライバの構成を示すブロック図である。

図 7 は、同 X ドライバの動作を説明するためのタイミングチャートである。

10 図 8 は、同表示装置における駆動波形を説明するためのタイミングチャートである。

図 9 は、本発明の応用形態に係る表示装置における駆動波形を説明するためのタイミングチャートである。

図 10 は、(a) および (b) は、それぞれ実施形態および応用形態に係る表示装置において発生するスパイクを示すための図である。

15 図 11 は、(a) および (b) は、それぞれ実施形態および応用形態に係る表示装置における画素の等価回路を示す図である。

図 12 は、4 値駆動法 (1 H 反転) における走査信号 Y_j およびデータ信号 X_i の波形例を示す図である。

図 13 は、表示の不具合を説明するための図である。

20 図 14 は、4 値駆動法 (1 / 2 H 反転) における走査信号 Y_j およびデータ信号 X_i の波形例を示す図である。

図 15 は、(a) は、右寄変調法を説明するための図であり、(b) は、左寄変調法を説明するための図である。

25 図 16 は、(a)、(b) は、それぞれ保持期間におけるデータ信号 X_i の電圧切り替えを説明するための図である。

図 17 は、右寄変調法における走査信号 Y_j およびデータ信号 X_i の波形例を示す図である。

図 18 は、同表示装置を適用した電子機器の一例たるパーソナルコンピュータの構成を示す斜視図である。

図 19 は、同表示装置を適用した電子機器の一例たる携帯電話の構成を示す斜視図である。

図 20 は、同表示装置を適用した電子機器の一例たるデジタルスチルカメラの構成を示す斜視図である。

発明を実施するための最良の形態

以下、本発明の実施の形態について図面を参照して説明する。

(電氣的構成)

はじめに、本発明の実施形態に係る表示装置の電氣的構成について説明する。

図 1 は、この表示装置の電氣的な構成を示すブロック図である。図において、液晶パネル 100 には、320 本のデータ線(セグメント電極)212 が列(Y)方向に延在して形成される一方、240 本の走査線(コモン電極)312 が行(X)方向に延在して形成されるとともに、データ線 212 と走査線 312 との各交差に対応して画素 116 が形成されている。さらに、各画素 116 は、液晶層 118 と、スイッチング素子の一例である TFD (Thin Film Diode: 薄膜ダイオード) 220 との直列接続からなる。なお、本実施形態にあっては、説明の便宜上、走査線 312 の総数を 240 本とし、データ線 212 の総数を 320 本として、240 行×320 列のマトリクス型表示装置として説明するが、本発明をこれに限定する趣旨ではない。

また、Y ドライバ 350 は、一般には走査線駆動回路と呼ばれ、走査信号 Y1、Y2、……、Y240 を対応する走査線 312 に供給するものであって、詳細には、走査線 312 を 1 本毎に順次選択して、その選択期間の後半期間に選択電圧を印加する一方、それ以外の前半期間および非選択期間に非選択電圧を印加するものである。また、X ドライバ 250 は、一般には、データ線駆動回路と呼ばれ、Y ドライバ 350 により選択された走査線 312 に位置する画素 116 に対し、表示内容に応じたデータ信号 X1、X2、……、X320 を、それぞれ対応するデータ線 212 を介して供給するものである。

一方、制御回路 400 は、X ドライバ 250 および Y ドライバ 350 に対して、後述する各種制御信号やクロック信号などを供給して、両者を制御するも

のである。また、駆動電圧形成回路 500 は、データ信号におけるデータ電圧および走査信号の非選択電圧として兼用される電圧 $\pm V_D / 2$ と、走査信号の選択電圧として用いられる電圧 $\pm V_S$ とをそれぞれ生成するものである。

5 なお、本実施形態においては、走査線 312 やデータ線 212 に印加される電圧の極性は、データ線 212 に印加されるデータ電圧 $\pm V_D / 2$ の中間電位を基準として高電位側を正とし、低電位側を負としている。

(機械的構成)

次に、本実施形態に係る表示装置の機械的な構成について説明する。図 2 は、この表示装置の全体構成を示す斜視図である。この図に示されるように、液晶
10 パネル 100 にあつては、素子基板 200 と対向基板 300 とを互いに貼付した構成となっている。そして、素子基板 200 の対向面において対向基板 300 から張り出した端子部分には、ベアチップの X ドライバ 250 が COG (Chip On Glass) 技術により実装されるとともに、X ドライバ 250 に各種信号を供給するための FPC (Flexible Printed Circuit) 基板 260 の一端
15 が接続される。同様に、対向基板 300 の対向面において素子基板 200 から張り出した端子部分には、ベアチップの Y ドライバ 350 が COG 技術により実装されるとともに、Y ドライバ 350 に各種信号を供給するための FPC 基板 360 の一端が接続される。なお、FPC 基板 260、360 の他端には、制御回路 400 や駆動電圧形成回路 500 (図 1 参照) がそれぞれ接続される。

20 ここで、X ドライバ 250 および Y ドライバ 350 における実装は、それぞれ、第 1 に、基板との所定位置において、接着材中に導電性微粒子を均一に分散させたフィルム状の異方性導電膜を挟持し、第 2 に、ベアチップたるドライバを基板に加圧・加熱することにより行われる。FPC 基板 260、360 の接続も同様にして行われる。なお、X ドライバ 250 および Y ドライバ 350
25 を、それぞれ素子基板 200 および対向基板 300 に実装する替わりに、例えば、TAB (Tape Automated Bonding) 技術を用いて、ドライバが実装された TCP (Tape Carrier Package) を、基板の所定位置に設けられる異方性導電膜により電気的および機械的に接続する構成としても良い。

(液晶パネルの詳細構成)

次に、液晶パネル 100 における画素 116 の詳細構成について説明する。図 3 は、その構造を示す部分破断斜視図である。この図に示されるように、素子基板 200 の対向面には、ITO (Indium Tin Oxide) などの透明導電体からなる画素電極 234 が X 方向および Y 方向にマトリクス状に配列しており、このうち、同一列に配列する 240 個の画素電極 234 が、Y 方向に延在するデータ線 212 の 1 本に、それぞれ TFD220 を介して接続されている。ここで、TFD220 は、基板側からみると、タンタル単体やタンタル合金などから形成され、データ線 212 から枝分かれした第 1 の導電体 222 と、この第 1 の導電体 222 を陽極酸化してなる絶縁体 224 と、クロム等などの第 2 の導電体 226 とから構成されて、導電体／絶縁体／導電体のサンドイッチ構造を採る。このため、TFD220 は、電流－電圧特性が正負双方向にわたって非線形となるダイオードスイッチング特性を有することになる。

また、絶縁体 201 は、素子基板 200 の上面に形成されて、透明性および絶縁性を有するものである。この絶縁体 201 が形成される理由は、第 2 の導電体 226 の堆積後における熱処理により、第 1 の導電体 222 が剥離しないようにするため、および、第 1 の導電体 222 に不純物が拡散しないようにするためである。したがって、これらが問題とならない場合には、絶縁体 201 は省略可能である。

一方、対向基板 300 の対向面には、ITO などからなる走査線 312 が、データ線 212 とは直交する行方向に延在し、かつ、画素電極 234 の対向する位置に配列している。したがって、走査線 312 は、画素電極 234 の対向電極として機能することになる。

そして、このような素子基板 200 と対向基板 300 とは、基板周辺に沿って塗布されるシール剤 (図示省略) と、適切に散布されたスペーサ (図示省略) とによって、一定の間隙を保っており、この閉空間に例えば、TN (Twisted Nematic) 型の液晶 105 が封入されている。したがって、図 1 における液晶層 118 は、データ線 212 と走査線 312 との交差において、当該走査線 312 と、画素電極 234 と、両者の間に位置する液晶 105 とで構成されることになる。

ほかに、対向基板 300 には、液晶パネル 100 の用途に応じて、例えば、ストライプ状や、モザイク状、トライアングル状等に配列されたカラーフィルタが設けられ、それ以外の領域には遮光のためブラックマトリクスが設けられる。くわえて、素子基板 200 および対向基板 300 の各対向面には、それぞれ所定の方向にラビング処理された配向膜などが設けられる一方、各基板の背面には配向方向に応じた偏光子などがそれぞれ設けられる（いずれも図示省略）。

（駆動）

このような構成の液晶パネル 100 において、1 個分の画素 116 は、図 1 1 (a) に示されるような等価回路で表すことができる。すなわち、同図に示されるように、1 個分の画素 116 は、TFD 220 と液晶層 118 との直列回路で示されるとともに、両者は、それぞれ抵抗 R_T および容量 C_T の並列回路、抵抗 R_{LC} および容量 C_{LC} の並列回路により表すことができる。

このような等価回路で示される画素 116 の両端には、それぞれデータ信号 X_i および走査信号 Y_j が所定の駆動方法にしたがって印加される。なお、データ信号 X_i とは、図 1 において左から数えて i 列目のデータ線 212 に印加されるデータ信号を意味し、また、走査信号 Y_j とは、図 1 において上から数えて j 行目の走査線 312 に印加される走査信号を意味するものとする。

ここで、一般的な駆動方法たる 4 値駆動法（1H 反転）について説明する。図 1 2 は、この 4 値駆動法（1H 反転）において、ある画素 116 に印加される走査信号 Y_j およびデータ信号 X_i の波形例を示す図である。この駆動方法は、走査信号 Y_j として、1 水平走査期間 1H に選択電圧 $+V_S$ を印加した後、保持期間に非選択電圧 $+V_D/2$ を印加して、前回の選択から 1 垂直走査期間（1 フレーム）1V 経過すると、選択電圧 $-V_S$ を印加して、保持期間に非選択電圧 $-V_D/2$ を印加する、という動作を繰り返す一方、データ信号 X_i として、データ電圧 $\pm V_D/2$ のいずれかを印加するというものである。また、ある走査線への走査信号 Y_j として選択電圧 $+V_S$ を印加すると、その次の走査線への走査信号 Y_{j+1} として選択電圧 $-V_S/2$ を印加する、というように 1 水平走査期間 1H 毎に、選択電圧の極性を反転する動作も行う。なお、こ

の4値駆動法(1H反転)におけるデータ信号 X_i は、選択電圧 $+V_S$ を印加する場合であって、画素116をオンするときには $-V_D/2$ となり、画素116をオフするときには $+V_D/2$ となる一方、選択電圧 $-V_S$ を印加する場合であって、画素116をオンするときには $+V_D/2$ となり、画素116を
5 オフするときには $-V_D/2$ となる。

ところで、この4値駆動法(1H反転)において、例えば、図13に示されるように、走査線の1本おきの白黒表示からなるゼブラ表示を、表示画面100aの一部領域Aで行うと、いわゆるクロストークが、領域Aに対してY方向に発生する、という問題が知られている。

この理由を簡単に説明すれば次のような理由による。すなわち、領域Aにおいてゼブラ表示を行うと、領域Aにかかるデータ線へのデータ信号においては、電圧 $\pm V_D/2$ の切り替え周期が走査信号の反転周期と一致してしまうので、そのデータ信号の電圧は、領域Aにかかる走査線が選択される期間において $\pm V_D/2$ のいずれか一方に固定されてしまう。これを、領域Aに対してY方向
15 に隣接する領域の画素からみれば、保持期間の一部期間におけるデータ電圧が一方に固定化されることを意味する。一方、相隣接する走査線での選択電圧は、上述したように互いに反対極性である。したがって、領域Aに対しY方向に隣接する領域において、保持期間の一部期間で印加される電圧実効値は、奇数行に位置する画素116と奇数行に位置する画素116とにおいて顕著に異な
20 ってしまう。この結果、領域Aに対してY方向に隣接する領域において、奇数行の画素116と偶数行の画素116とにおいて濃度差が生じて、上述したようなクロストークが発生してしまうのである。

この問題を解消するために、4値駆動法(1/2H反転)という駆動方法が用いられる。この4値駆動方法(1/2反転)は、図14に示されるように、
25 4値駆動方法(1H反転)における1水平走査期間1Hを前半期間と後半期間とに分け、このうち後半期間1/2Hにおいて走査線の選択を行うとともに、1水平走査期間1Hにおいてデータ電圧 $-V_D/2$ と $+V_D/2$ とが印加される期間の割合をそれぞれ50%としたものである。この4値駆動方法(1/2反転)によれば、いかなるパターンを表示させたとしても、データ信号 X_i

において、電圧 $-V D / 2$ の印加期間と電圧 $+V D / 2$ の印加期間とが互いに半分ずつとなるので、上述したクロストークの発生が防止されることとなる。

次に、階調表示を行う場合の駆動方法について説明する。階調表示の方法は、電圧変調とパルス幅変調とに大別されるが、前者の電圧変調では、所定の階調
5 を表示するための電圧制御が困難であるため、一般には、後者のパルス幅変調が用いられる。このパルス幅変調を、上述した4値駆動法（ $1 / 2 H$ 反転）に適用する場合には、図15（a）に示されるように、選択期間の終わりに点灯電圧を印加する、といういわゆる右寄変調法と、同図（b）に示されるように、
10 選択期間の始めに点灯電圧を印加する、といういわゆる左寄変調法と、階調データの各ビットの重みに対応した時間幅の点灯電圧を、選択期間において分散させる、といういわゆる分散変調法（図示省略）との3通りが存在する。ここで、点灯電圧とは、データ線212に印加されるデータ電圧のうち、選択電圧 $\pm V_{SK}$ の印加期間において当該選択電圧とは逆極性となるデータ電圧をいい、いわば画素116の書き込みに寄与する電圧を意味する。

15 さて、3通りの変調法のうち、左寄変調法と分散変調法とにおいては、点灯電圧を一旦書き込んだ後に、放電が発生することになるので、階調制御が困難となる上、駆動電圧を高くしなければならない。このため、4値駆動法において、階調表示を行う場合には、一般的に右寄変調法が用いられる。

一方、図1に示される表示装置において、走査線312の総数は240本で
20 あるから、1垂直走査期間1Vにおける保持期間（非選択期間）は、1水平走査期間1Hの239倍である239Hの期間となる。この保持期間では、TFD220がオフとなるから、その抵抗RTは十分に大きく、また、液晶層118の抵抗RLCは、TFD220のオンオフにかかわらず十分に大きい。そこで、保持期間における画素116の等価回路は、図11（b）に示されるよう
25 に、容量CTおよび容量CLCの直列合成容量からなる容量Cpixで表すことができる。ここで、容量Cpixは、 $(CT \cdot CLC) / (CT + CLC)$ である。

いま、ある走査線312が非選択である場合であって、当該走査線への走査信号Yjの非選択電圧が例えば $+V D / 2$ である場合、データ信号Xiのデー

タ電圧は、図 16 (a) または同図 (b) に示されるように、 $+V_D/2$ または $-V_D/2$ に交互に切り替えられる。図示は省略するが、当該走査線への走査信号 Y_j の非選択電圧が $-V_D/2$ である場合でも、同様に、データ信号 X_i のデータ電圧は、 $+V_D/2$ または $-V_D/2$ に交互に切り替えられる。このため、1つの画素 116 では、保持期間であっても、データ信号 X_i における2回の電圧切り替えにより、 $C_{pix} \cdot V_D$ の電荷が電源から供給されて、画素 116 において容量負荷による電力が消費されることになる。

ここで、4値駆動法において階調表示のために右寄変調法を用いた場合に、ある1列の画素 116 が白（オフ）または黒（オン）の表示であるとき、当該列に対応するデータ信号 X_i における電圧切り替え回数は、図 17 に示されるように1水平走査期間 1H あたり1回である。しかしながら、ある1列の画素 116 が中間階調（例えば、やや白、やや黒）の表示であるとき、当該列に対応するデータ信号 X_i における電圧切り替え回数は、同図に示されるように1水平走査期間 1H あたり3回となる。したがって、ある画素 116 が中間階調の表示であると、保持期間において消費される電力が、白または黒の表示であるときと比較して3倍となってしまう。

そこで、本発明の実施形態に係る表示装置は、図 8 に示されるように、奇数行の走査線 312 に位置する画素 116 に対しては、右寄変調法を用いる一方、偶数行の走査線 312 に位置する画素 116 に対しては、左寄変調法を用いることによって、ある1列の画素 116 が中間階調表示であるときに、当該列に対応するデータ信号 X_i における電圧切り替え回数を、同図に示されるように1水平走査期間 1H あたり2回として、保持期間において消費される電力を抑えたものである。以下、このような駆動を行うための回路について説明する。

（制御回路）

まず、図 1 における制御回路 400 により生成される制御信号やクロック信号などの各種制御信号について説明する。第 1 に、開始パルス Y_D は、図 5 に示されるように、1垂直走査期間（1フレーム）の最初に出力されるパルスである。

第 2 に、クロック信号 Y_{CLK} は、走査線側の基準信号であり、図 5 に示され

るように、1 水平走査期間に相当する 1 H の周期を有する。第 3 に、交流駆動信号 MY は、走査線側において画素 1 1 6 を交流駆動するための信号であり、図 5 に示されるように、1 水平走査期間 1 H 毎に信号レベルが反転し、かつ、同一の走査線が選択される水平走査期間においては 1 垂直走査期間毎に信号
5 レベルが反転する。このため、交流駆動信号 MY によって、1 水平走査期間 1 H 毎に選択電圧の極性が反転し、かつ、その極性が 1 垂直走査期間毎に反転する駆動が行われることとなる。第 4 に、制御信号 INH は、1 水平走査期間 1 H の後半期間を選択するための信号であり、図 5 に示されるように、当該後半期間に H アクティブとなる。

- 10 第 5 に、ラッチパルス LP は、データ線側において、データ信号をラッチするためのものであり、図 7 に示されるように、1 水平走査期間 1 H の最初に出力される。第 6 に、リセット信号 RES は、図 7 に示されるように、データ線側において 1 水平走査期間の前半期間の最初および後半期間の最初にそれぞれ出力されるパルスである。第 7 に、奇偶信号 SS は、図 7 に示されるように、
15 奇数行の走査線 3 1 2 が、その後半期間で選択される水平走査期間 1 H では H レベルとなる一方、偶数行の走査線が、その後半期間で選択される水平走査期間 1 H では L レベルとなる信号である。第 8 に、交流駆動信号 MX は、データ線側において画素 1 1 6 を交流駆動するための信号であり、図 7 に示されるように、ある水平走査期間 1 H の後半期間から次の水平走査期間 1 H の前半期間
20 まで同レベルを維持し、その後、レベル反転する信号である。なお、水平走査期間 1 H の後半期間における交流駆動信号 MX と、同後半期間における交流駆動信号 MY とは、互いに反転レベルとなる関係にある。

- 第 9 に、右寄用階調コードパルス G C P R は、右寄変調法において用いる階調制御用のパルスであり、図 7 に示されるように、1 水平走査期間 1 H を分割
25 した前半期間・後半期間の各終点から手前側に中間階調のレベルに応じた期間の位置にパルスをそれぞれ配列させたものである。ここで、本実施形態では、画素の濃度を指示する階調データが 3 ビットで表されて 8 階調表示を行うものとし、このうち階調データの (0 0 0) が白 (オフ) を指示する一方、(1 1 1) が黒 (オン) を指示するものとする、右寄用階調コードパルス G C P

Rは、前半期間・後半期間の各々において、白および黒を除く(001)～(110)の6個に対応するパルスが、その中間階調レベルに対応して配列したものである。詳細には、階調データの(001)、(010)、(011)、(100)、(101)および(110)は、図7において右寄用階調コードパルスGCPRの「1」、「2」、「3」、「4」、「5」および「6」にそれぞれ対応している。

第10に、左寄用階調コードパルスGCP_Lは、左寄変調法において用いる階調制御用のパルスであり、図7に示されるように、1水平走査期間1Hを分割した前半期間・後半期間の各始点から中間階調のレベルに応じた期間の位置にパルスをそれぞれ配列させたものである。なお、図7において、右寄用階調コードパルスGCP_Rおよび左寄用階調コードパルスGCP_Lは、説明の便宜のためにそれぞれ等ピッチで配列しているが、実際には、画素の印加電圧－濃度特性(V－I特性)にしたがって異ピッチとなる場合が多い。

(走査線駆動回路)

次に、走査線駆動回路350の詳細について説明する。図4は、この走査線駆動回路350の構成を示すブロック図である。この図において、シフトレジスタ3502は、走査線312に総数に対応する240ビットシフトレジスタであり、1フレームの最初に供給される開始パルスYDを、1水平走査期間1Hの周期を有するクロック信号YCLKにしたがってシフトして、転送信号YS₁、YS₂、……、YS₂₄₀として順次排他的に出力するものである。ここで、転送信号YS₁、YS₂、……、YS₂₄₀は、各走査線312にそれぞれ1対1に対応して、選択すべき走査線312を指定するものである。

続いて、電圧選択信号形成回路3504は、交流駆動信号MYと制御信号INHとから、各走査線312に印加すべき電圧を定める電圧選択信号を出力するものである。ここで、本実施形態において、走査線312に印加される走査信号の電圧は、上述したように+VS(正側選択電圧)、+VD/2(正側非選択電圧)、-VS(負側非選択電圧)、-VD/2(負側選択電圧)の4値であり、このうち、選択電圧+VSまたは-VSが実際に印加される期間は、1水平走査期間の後半期間1/2Hである。さらに、非選択電圧は、選択電圧+

V S が印加された後では $+V D / 2$ であり、選択電圧 $-V S$ が印加された後では $-V D / 2$ であって、選択電圧により一義的に定まっている。

このため、電圧選択信号形成回路 3 5 0 4 は、走査信号 Y 1、Y 2、……、Y 2 4 0 の電圧レベルが次のような関係となるように、電圧選択信号を 2 4 0 個生成する。すなわち、転送信号 Y S 1、Y S 2、……、Y S 2 4 0 のいずれか H レベルになって、それに対応する走査線 3 1 2 が選択されると、電圧選択信号形成回路 3 5 0 4 は、当該走査線 3 1 2 への走査信号の電圧レベルを、第 1 に、制御信号 I N H が H レベルとなる期間（1 水平走査期間の後半期間 $1 / 2 H$ ）において交流駆動信号 M Y に応じた選択電圧とし、第 2 に、制御信号 I N H が L レベルに遷移後、当該選択電圧に対応する非選択電圧となるように、電圧選択信号形成回路 3 5 0 4 は電圧選択信号を生成する。具体的には、電圧選択信号形成回路 3 5 0 4 は、制御信号 I N H が H アクティブとなる期間において、交流駆動信号 M Y が H レベルであれば正側選択電圧 $+V S$ を選択させる電圧選択信号を当該期間に出力し、この後、正側非選択電圧 $+V D / 2$ を選択させる電圧選択信号を出力する一方、交流駆動信号 M Y が L レベルであれば負側選択電圧 $-V S$ を選択させる電圧選択信号を当該期間に出力し、この後、負側非選択電圧 $-V D / 2$ を選択させる電圧選択信号を出力することとなる。そして、このような電圧選択信号の生成を、電圧選択信号形成回路 3 5 0 4 は、2 4 0 本の走査線 3 1 2 の各々に対応して実行する。

次に、レベルシフタ 3 5 0 6 は、電圧選択信号形成回路 3 5 0 4 によって出力される電圧選択信号の電圧振幅を拡大するものである。そして、セクタ 3 5 0 8 は、電圧振幅が拡大された電圧選択信号によって指示される電圧を、実際に選択して、対応する走査線 3 1 2 の各々に印加するものである。

（走査信号の電圧波形）

次に、上記構成の走査線駆動回路 3 5 0 によって供給される走査信号の電圧波形について、図 5 を参照して説明する。この図に示されるように、1 垂直走査期間（1 フレーム）の最初に開始パルス Y D が供給されると、この開始パルス Y D は、クロック信号 Y C L K により 1 水平走査期間 1 H 毎に順次シフトされて、これが転送信号 Y S 1、Y S 2、……、Y S 2 4 0 として順次排他的に

出力される。さらに、制御信号 INH により 1 水平走査期間 $1H$ の後半期間が選択されるとともに、当該後半期間における交流駆動信号 MY のレベルに応じて選択電圧の極性が定められる。このため、1 本の走査線 312 に供給される走査信号の電圧は、当該走査線が選択される水平走査期間の後半期間において、

5 交流駆動信号 MY が例えば H レベルであれば正側選択電圧 $+VS$ となり、その後、当該選択電圧に対応する正側非選択電圧 $+VD/2$ を保持する。そして、1 フレーム経過した 1 水平走査期間の後半期間 $1/2H$ においては、交流駆動信号 MY のレベルが反転して L レベルとなるので、当該走査線に供給される走査信号の電圧は、負側選択電圧 $-VS$ となり、その後、当該選択電圧に対応する負側非選択電圧 $-VD/2$ を保持することになる。

例えば、図 5 に示されるように、ある第 n フレームにおいて最初に選択される走査線の走査信号 $Y1$ の電圧は、当該水平走査期間の後半期間に正側選択電圧 $+VS$ となり、その後、非選択電圧 $+VD/2$ を保持し、次の第 $(n+1)$ フレームにおいて、最初の 1 水平走査期間の後半期間に負側選択電圧 $-VS$ となり、その後、負側非選択電圧 $-VD/2$ を保持する、というサイクルの繰り返しとなる。

15

一方、交流駆動信号 MY は、1 水平走査期間 $1H$ 毎にレベルが反転するので、隣接する走査線に供給される走査信号の電圧は、1 水平走査期間 $1H$ 毎に交互に極性が反転する関係となる。例えば、図 5 に示されるように、ある第 n フレームにおいて最初に選択される走査線への走査信号 $Y1$ の電圧が、当該水平走査期間の後半期間において正側選択電圧 $+VS$ であれば、2 番目に選択される走査線への走査信号 $Y2$ の電圧は、当該水平走査期間の後半期間において負側選択電圧 $-VS$ となる。

20

(データ線駆動回路)

25 次に、データ線駆動回路 250 の詳細について説明する。図 6 は、このデータ線駆動回路 250 の構成を示すブロック図である。この図において、アドレス制御回路 2502 は、階調データの読み出しに用いる行アドレス R_{ad} を生成するものであり、当該行アドレス R_{ad} を、1 フレームの最初に供給される開始パルス YD によりリセットするとともに、1 水平走査期間毎に供給される

ラッチパルスLPで歩進させる構成となっている。

表示データRAM2504は、240行×320列の画素に対応する領域を有するデュアルポートRAMであり、書き込み側では、図示しない処理回路から供給される階調データDnを、書込アドレスWadにしたがって任意の番地に書き込む一方、読み出し側では、行アドレスRadで指定された番地の階調データDnの1行分320個を、一括して読み出す構成となっている。

次に、PWMデコーダ2506は、データ信号X1、X2、……、X320のデータ電圧をそれぞれ選択するための電圧選択信号を、読み出された320個の階調データDnに応じて、リセット信号RES、奇遇信号SS、交流駆動信号MX、右寄用階調コードパルスGCPRおよび左寄用階調コードパルスGCPLとから生成するものである。

ここで、本実施形態において、データ線212に印加されるデータ電圧は、 $+VD/2$ または $-VD/2$ のいずれかであり、また、階調データDnは、3ビット（8階調）であるのは上述した通りである。このため、PWMデコーダ2506は、読み出された320個の階調データDnの各々に対応するデータ信号の電圧レベルが次のような関係となるように、電圧選択信号を生成する。すなわち、奇遇信号SSがHレベルである期間（上から数えて奇数行目の走査線312が選択される1水平走査期間1H）において、1個の階調データDnに着目すれば、PWMデコーダ2506は、右寄用階調コードパルスGCPRのうち、当該階調データDnに対応するものの立ち下がりにて、交流駆動信号MXと同一レベルに反転するように電圧選択信号を生成する。一方、奇遇信号SSがLレベルである期間（上から数えて偶数行の走査線312が選択される1水平走査期間1H）において、PWMデコーダ2506は、左寄用階調コードパルスGCPLのうち、読み出された階調データDnに対応するものの立ち下がりにて、交流駆動信号MXと同一レベルに反転するように電圧選択信号を生成する。ただし、PWMデコーダ2506は、階調データDnが白（オフ）に相当する（000）であれば、交流駆動信号MXとは反転レベルとなるように、また、階調データが本実施形態において黒（オン）に相当する（111）であれば、交流駆動信号MXと同一レベルとなるように、それぞれリセット信

号RESのリセット等を用いて電圧選択信号を生成する。このような電圧選択信号の生成を、PWMデコーダ2506は、読み出された320個の階調データ D_n の各々に対応して実行する。

そして、セクタ2508は、PWMデコーダ2506による電圧選択信号
5 によって指示される電圧を実際を選択して、対応するデータ線212の各々に印加する。

(データ信号の電圧波形)

次に、上記構成のデータ線駆動回路250によって供給されるデータ信号の電圧波形について、図7を参照して説明する。この図に示されるように、階調データが(000)または(111)以外であって、奇遇信号SSがHレベルであれば、データ信号 X_i の電圧レベルは、右寄用階調コードパルスGCPRのうち、当該階調データに対応するものの立ち下がりにて、交流駆動信号MX
10 と同一レベルに反転する一方、奇遇信号SSがLレベルであれば、左寄用階調コードパルスGCP Lのうち、当該階調データに対応するものの立ち下がりにて、交流駆動信号MXと同一レベルに反転する。ただし、データ信号 X_i の電
15 圧レベルは、階調データが(000)であれば交流駆動信号MXとは反転レベルとなる一方、階調データが(111)であれば交流駆動信号MXとは同一レベルとなる。

このため、1水平走査期間に相当する期間1Hにおいて、データ信号 X_i と
20 して正側データ電圧 $+V_D/2$ が印加される期間と負側データ電圧 $-V_D/2$ が印加される期間は、階調データにかかわらず、互いに等しくなるので、上述したクロストークは発生しない。

また、1水平走査期間の後半期間 $1/2H$ において、データ信号 X_i の極性を規定する交流駆動信号MXは、同後半期間において走査信号の極性を規定する交流駆動信号MYの反転レベルに設定されているので、データ信号 X_i は、
25 走査信号の極性に対応したものとなる。

さらに、本実施形態に係る表示装置では、図8に示されるように、奇数行の走査線312が選択される場合、右寄変調法によって階調表示する一方、偶数行の走査線312が選択される場合、左寄変調法によって階調表示するので、

i 列のデータ線 2 1 2 に位置する画素 1 1 6 が中間階調であるとき、データ信号 X_i における電圧切り替え回数は、1 水平走査期間 1 H あたり 2 回に抑えられる。このため、本実施形態に係る表示装置によれば、中間階調の表示を行う場合における消費電力を、右寄変調法だけを適用した従来装置と比較して、約 2 / 3 倍に抑えることが可能となる。

なお、上述した実施形態では、奇数行の走査線 3 1 2 が選択される場合、右寄変調法によって階調表示する一方、偶数行の走査線 3 1 2 が選択される場合、左寄変調法によって階調表示する構成としたが、反対に、奇数行の走査線 3 1 2 が選択される場合、左寄変調法によって階調表示する一方、偶数行の走査線 3 1 2 が選択される場合、右寄変調法によって階調表示する構成としても良いのはもちろんである。

(応用形態)

上述した実施形態では、走査線 3 1 2 は、ITO などの比較的抵抗率の大きな金属から形成されるため、容量 CT および容量 CLC とともに一種の微分回路が等価的に構成されることになる。このため、図 10 (a) に示されるように、走査信号 Y_j においては、データ信号 X_i の電圧切り替えに伴って微分ノイズが少なからず発生する。このうち、右寄変調法における選択電圧の印加期間に発生する微分ノイズ S は、液晶層 1 1 8 に印加される電圧実効値に直接影響を与えて、本来的に書き込むべき電圧との誤差を生じる原因となる。

一方、上述した実施形態では、奇数行の走査線 3 1 2 が選択される場合に、すべてのデータ線 2 1 2 の各々に対して右寄変調法によるデータ信号 X_1 、 X_2 、……、 X_{320} が印加される構成となっている。このため、当該走査線 3 1 2 に位置する 3 2 0 個の画素 1 1 6 の多数が同一中間階調であると、データ信号 X_1 、 X_2 、……、 X_{320} の多数が、同一タイミングにて電圧切り替えを起こすので、走査信号 Y_j には、著しく大きな微分ノイズが選択電圧の印加期間で発生することになる。したがって、当該走査線 3 1 2 に位置する 3 2 0 個の画素 1 1 6 には、本来的に書き込むべき電圧が印加されないの、他の走査線 3 1 2 に位置する画素 1 1 6 との比較において濃度差が発生して表示品位の低下を招くことになる。

そこで、このような表示品位の低下を防止した応用形態について説明する。
この応用形態に係る表示装置は、図 9 に示されるように、奇数行の走査線 3 1
2 が選択される場合に、奇数列のデータ線 2 1 2 へのデータ信号については、
右寄変調法によって階調表示する一方、偶数列へのデータ線 2 1 2 のデータ信
5 号については、左寄変調法によって階調表示し、反対に、偶数行の走査線 3 1
2 が選択される場合に、奇数列のデータ線 2 1 2 へのデータ信号については、
左寄変調法によって階調表示する一方、偶数列のデータ線 2 1 2 へのデータ信
号については、右寄変調法によって階調表示することとしたものである。

このような構成については、PWMデコーダ 2 5 0 6 (図 6 参照)において、
10 電圧選択信号の生成の際に、奇数列のデータ線 2 1 2 に対応するものと偶数列
のデータ線 2 1 2 に対応するものとで、右寄用階調コードパルス G C P R と左
寄用階調コードパルス G C P L との扱いを逆にする構成とするだけで済む。詳
細には、PWMデコーダ 2 5 0 6 は、次のようにして電圧選択信号を生成すれ
ば良い。

15 すなわち、奇遇信号 S S が H レベルである期間において、PWMデコーダ 2
5 0 6 は、奇数列の 1 個の階調データ D n に着目して、それが黒 (オン) に相
当する (1 1 1) または (0 0 0) 以外であれば、右寄用階調コードパルス G
C P R のうち、当該階調データ D n に対応するものの立ち下がりにて、交流駆
動信号 M X と同一レベルに反転するように電圧選択信号を生成する一方、偶数
20 列の 1 個の階調データ D n に着目して、それが黒 (オン) に相当する (1 1 1)
または (0 0 0) 以外であれば、左寄用階調コードパルス G C P L のうち、当
該階調データ D n に対応するものの立ち下がりにて、交流駆動信号 M X と同一
レベルに反転するように電圧選択信号を生成する。

反対に、奇遇信号 S S が L レベルである期間において、PWMデコーダ 2 5
25 0 6 は、奇数列の 1 個の階調データ D n に着目して、それが黒 (オン) に相
当する (1 1 1) または (0 0 0) 以外であれば、左寄用階調コードパルス G C
P L のうち、当該階調データ D n に対応するものの立ち下がりにて、交流駆動
信号 M X と同一レベルに反転するように電圧選択信号を生成する一方、偶数列
の 1 個の階調データ D n に着目して、それが黒 (オン) に相当する (1 1 1)

または(000)以外であれば、右寄用階調コードパルスGCPRのうち、当該階調データD_nに対応するものの立ち下がりにて、交流駆動信号MXと同一レベルに反転するように電圧選択信号を生成する。

このような応用形態によれば、仮に、奇数行の走査線312が選択されて、
5 その走査線312に位置する320個の画素116のすべてが同一中間階調であるとしても、奇数列のデータ線212へのデータ信号は右寄変調法によるタイミングにて電圧切り替えする一方、偶数列のデータ線212へのデータ信号は左寄変調法による電圧切り替えするので、図10(b)に示されるように、
、 走査信号Y_jにおいて選択電圧の印加期間で発生する微分ノイズは、SR、S
10 Lで示されるようには2つとなり、しかも、同一タイミングにて電圧切り替えを起こすデータ線数は160本づつとなるので、その大きさも低減される。したがって、この応用形態に係る表示装置によれば、走査信号Y_jの微分ノイズに起因する表示品位の低下を防止することが可能となる。

なお、この応用形態では、奇数行の走査線312が選択される場合に、奇数
15 列のデータ線212へのデータ信号については、左寄変調法によって階調表示する一方、偶数列へのデータ線212のデータ信号については、右寄変調法によって階調表示し、反対に、偶数行の走査線312が選択される場合に、奇数列のデータ線212へのデータ信号については、右寄変調法によって階調表示する一方、偶数列のデータ線212へのデータ信号については、左寄変調法に
20 よって階調表示する構成としても良いのはもちろんである。

また、奇数列、偶数列でデータ線212のデータ信号を分類するのではなく、複数列毎に、右寄変調法と左寄変調法とを交互に適用しても良いし、左半分(左から数えて1列目~160列目)のデータ線を右寄変調法により、右半分(左から数えて161列目~320列目)のデータ線を左寄変調法により、それぞ
25 れ階調表示のためにデータ信号を生成することとしても良い。

(その他)

なお、上述した実施形態や応用形態では、1水平走査期間の後半期間のみに選択電圧+VSまたは-VSを印加する構成としたが、前半期間のみに印加する構成としても良い。また、上述した実施形態や応用形態では、左寄変調法お

よび右寄変調法が、奇数行および偶数行の走査線 3 1 2 に対して固定的に適用されたが、1 垂直走査期間毎、あるいは、それ以上の周期毎で入れ替えても良い。同様に、応用形態では、左寄変調法および右寄変調法が、奇数列および偶数列のデータ線 2 1 2 に対して固定的に適用されたが、1 垂直走査期間毎、あ
5 るいは、それ以上の周期毎で入れ替えても良い。

一方、図 1 において、TFD 2 2 0 はデータ線 2 1 2 の側に接続され、液晶層 1 1 8 が走査線 3 1 2 の側に接続されているが、これとは逆に、TFD 2 2 0 が走査線 3 1 2 の側に、液晶層 1 1 8 がデータ線 2 1 2 の側にそれぞれ接続される構成でも良い。

10 一方、上述した液晶パネル 1 0 0 における TFD 2 2 0 は、スイッチング素子の一例であり、他に、ZnO（酸化亜鉛）バリスタや、MSI（Metal Semi-Insulator）などを用いた素子や、これら素子を 2 つ逆向きに直列接続または並列接続したものなどの二端子型素子が適用可能であり、さらに、TFT
15 (Thin Film Transistor: 薄膜トランジスタ) や、絶縁ゲート型電界効果トランジスタなどの三端子型素子が適用可能である。

ここで、スイッチング素子として TFT を適用する場合には、例えば、素子基板 2 0 0 の表面にシリコン薄膜を形成するとともに、この薄膜にソース、ドレイン、チャネルを形成すれば良い。また、スイッチング素子として絶縁ゲート型電界効果トランジスタを適用する場合には、例えば、素子基板 2 0 0 を半
20 導体基板とし、当該半導体基板表面にソース、ドレイン、チャネルを形成すれば良いが、半導体基板が光透過性を有しないので、画素電極 2 3 4 をアルミニウムなどの金属からなる反射電極から形成して、反射型として用いることになる。

なお、スイッチング素子として三端子型素子を適用する場合には、素子基板
25 2 0 0 にデータ線 2 1 2 および走査線 3 1 2 の一方だけではなく、双方を交差させて形成しなければならないので、それだけ配線ショートの可能性が高まる点、さらに、TFT 自体は、TFD よりも構成が複雑であるので、製造プロセスが複雑化する点において、不利である。

また、TFD や TFT のようなスイッチング素子を用いずに、STN (Super

Twisted Nematic) 型液晶を用いたパッシブ型液晶などにも適用可能である。また、画素電極 2 3 4 を反射性金属から構成して、あるいは、画素電極 2 3 4 の下側に反射層を別途形成して、反射型として用いても良いし、さらには、当該反射層を極めて薄く形成して半透過・半反射型として用いても良い。

- 5 さらに、上述した説明にあつては、電気光学材料として液晶を用いた表示装置を例にとつて説明したが、エレクトロルミネッセンスや、蛍光表示管、プラズマディスプレイなど、電気光学効果により表示を行う表示装置に適用可能である。
- 、 すなわち、本発明は、上述した表示装置と類似の構成を有するすべての表示装置に適用なものである。
- 10

(電子機器)

次に、上述した液晶装置を具体的な電子機器に用いた例のいくつかについて説明する。

(その 1 : モバイル型コンピュータ)

- 15 次に、上述した表示装置を、モバイル型のパーソナルコンピュータの表示部に適用した例について説明する。図 1 8 は、このパーソナルコンピュータの構成を示す斜視図である。図において、コンピュータ 2 2 0 0 は、キーボード 2 2 0 2 を備えた本体部 2 2 0 4 と、表示部として用いられる液晶パネル 1 0 0 とを備えている。なお、この液晶パネル 1 0 0 の背面には、視認性を高めるためにバックライトが設けられるが、外観には表れないので、図示を省略している。
- 20

(その 2 : 携帯電話)

- さらに、上述した表示装置を、携帯電話の表示部に適用した例について説明する。図 1 9 は、この携帯電話の構成を示す斜視図である。図において、携帯電話 2 3 0 0 は、複数の操作ボタン 2 3 0 2 のほか、受話口 2 3 0 4、送話口 2 3 0 6 とともに、上述した液晶パネル 1 0 0 を備えるものである。なお、この液晶パネル 1 0 0 の背面にも、視認性を高めるためのバックライトが設けられるが、外観には表れないので、図示を省略している。
- 25

(その 3 : デジタルスチルカメラ)

次に、上述した表示装置をファインダに用いたデジタルスチルカメラについて説明する。図 20 は、このデジタルスチルカメラの構成を示す斜視図であるが、外部機器との接続についても簡易的に示すものである。

通常のカメラは、被写体の光像によってフィルムを感光するのに対し、デジタルスチルカメラ 2400 は、被写体の光像を CCD (Charge Coupled Device) などの撮像素子により光電変換して撮像信号を生成するものである。ここで、デジタルスチルカメラ 2400 におけるケース 2402 の背面には、上述した液晶パネル 100 が設けられ、CCD による撮像信号に基づいて、表示を行う構成となっている。このため、液晶パネル 100 は、被写体を表示するファインダとして機能する。また、ケース 2402 の前面側（図 20 においては裏面側）には、光学レンズや CCD などを含んだ受光ユニット 2404 が設けられている。

ここで、撮影者が液晶パネル 100 に表示された被写体像を確認して、シャッターボタン 2406 を押下すると、その時点における CCD の撮像信号が、回路基板 2408 のメモリに転送・格納される。また、このデジタルスチルカメラ 2400 にあっては、ケース 2402 の側面に、ビデオ信号出力端子 2412 と、データ通信用の入出力端子 2414 とが設けられている。そして、図に示されるように、前者のビデオ信号出力端子 2412 にはテレビモニタ 2420 が、また、後者のデータ通信用の入出力端子 2414 にはパーソナルコンピュータ 2430 が、それぞれ必要に応じて接続される。さらに、所定の操作によって、回路基板 2408 のメモリに格納された撮像信号が、テレビモニタ 2420 や、パーソナルコンピュータ 2430 に出力される構成となっている。

なお、電子機器としては、図 18 のパーソナルコンピュータや、図 19 の携帯電話、図 20 のデジタルスチルカメラの他にも、液晶テレビや、ビューファインダ型、モニタ直視型のビデオテープレコーダ、カーナビゲーション装置、ページャ、電子手帳、電卓、ワードプロセッサ、ワークステーション、テレビ電話、POS 端末、タッチパネルを備えた機器等などが挙げられる。そして、これらの各種電子機器の表示部として、上述した表示装置が適用可能なのは言うまでもない。

産業上の利用可能性

以上説明したように本発明によれば、中間階調の表示を行う場合に、データ線に印加される電圧の切り替わり頻度が低下するので、その切り替わりに伴っ

5 て消費される電力を低く抑えることが可能となる。

請 求 の 範 囲

1. 行方向に延在する複数の走査線と列方向に延在する複数のデータ線との各交差に対応して設けられた画素を階調表示させる表示装置の駆動方法であって、

- 5 前記複数の走査線の各々を、1水平走査期間毎に順次選択するとともに、
当該1水平走査期間を2つの期間に分割した一方の期間において、選択した走査線に選択電圧を印加し、

前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走査線を選択する場合、当該走査線と第1のグループに属するデータ線との交差
10 に対応する画素に対し、

当該1水平走査期間の一方の期間にあつては、当該一方の期間の始点から階調に応じた期間が経過するまで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加する一方、

- 前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走査線を選択する場合、当該走査線と前記第1のグループに属するデータ線との
15 交差に対応する画素に対し、

当該1水平走査期間の一方の期間にあつては、当該一方の期間の終点よりも階調に応じた期間手前の時点から当該一方の期間の終点まで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加
20 し、

いずれの場合においても、1水平走査期間の他方の期間にあつては、前記一方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加する

ことを特徴とする表示装置の駆動方法。

- 25 2. 前記第1のグループに属するデータ線は、前記複数のデータ線のすべてである

ことを特徴とする請求項1に記載の表示装置の駆動方法。

3. 前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走査線を選択する場合、当該走査線と前記第1のグループに属さないデー

タ線との交差に対応する画素に対し、

当該 1 水平走査期間の一方の期間にあっては、当該一方の期間の終点よりも
階調に応じた期間手前の時点から当該一方の期間の終点まで点灯電圧を、その
一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加
5 する一方、

前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走
査線を選択する場合、当該走査線と前記第 1 のグループに属さないデータ線と
の交差に対応する画素に対し、

、
10 当該 1 水平走査期間の一方の期間にあっては、当該一方の期間の始点から階
調に応じた期間が経過するまで点灯電圧を、その一方の期間の残余期間では非
点灯電圧を、それぞれ当該データ線を介して印加し、

いずれの場合においても、1 水平走査期間の他方の期間にあっては、前記一
方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方
の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加する

15 ことを特徴とする請求項 1 に記載の表示装置の駆動方法。

4. 前記第 1 のグループに属するデータ線の本数と、前記第 1 のグループに
属さないデータ線の本数とを略同一とする

ことを特徴とする請求項 3 に記載の表示装置の駆動方法。

5. 前記第 1 のグループに属するデータ線は、前記複数のデータ線のうち、
20 奇数列または偶数列のいずれか一方に位置するデータ線である

ことを特徴とする請求項 4 に記載の表示装置の駆動方法。

6. 行方向に延在する複数の走査線と列方向に延在する複数のデータ線との
各交差に対応して設けられた画素を階調表示させる表示装置の駆動回路であ
って、

25 前記複数の走査線の各々を、1 水平走査期間毎に順次選択するとともに、

当該 1 水平走査期間を 2 つの期間に分割した一方の期間において、選択電圧
を選択した走査線に印加する走査線駆動回路と、

前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走
査線が選択される場合、当該走査線と第 1 のグループに属するデータ線との交

差に対応する画素に対し、

当該 1 水平走査期間の一方の期間にあっては、当該一方の期間の始点から階調に応じた期間が経過するまで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加する一方、

- 5 前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走査線が選択される場合、当該走査線と前記第 1 のグループに属するデータ線との交差に対応する画素に対し、

10 当該 1 水平走査期間の一方の期間にあっては、当該一方の期間の終点よりも階調に応じた期間手前の時点から当該一方の期間の終点まで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加し、

- 15 いずれの場合においても、1 水平走査期間の他方の期間にあっては、前記一方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加するデータ線駆動回路と

を具備することを特徴とする表示装置の駆動回路。

- 20 7. 一对の基板間に電気光学材料が挟持されてなり、前記一对の基板のうち、一方の基板には複数の走査線が設けられる一方、他方の基板には複数のデータ線が設けられて、前記複数の走査線と前記複数のデータ線との各交差に対応して設けられた画素を階調表示する表示装置であって、

前記複数の走査線の各々を、1 水平走査期間毎に順次選択するとともに、

当該 1 水平走査期間を 2 つの期間に分割した一方の期間において、選択電圧を選択した走査線に印加する走査線駆動回路と、

- 25 前記複数の走査線のうち、奇数行または偶数行のいずれか一方に位置する走査線が選択される場合、当該走査線と第 1 のグループに属するデータ線との交差に対応する画素に対し、

当該 1 水平走査期間の一方の期間にあっては、当該一方の期間の始点から階調に応じた期間が経過するまで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加する一方、

前記複数の走査線のうち、奇数行または偶数行のいずれか他方に位置する走査線が選択される場合、当該走査線と前記第1のグループに属するデータ線との交際に対応する画素に対し、

5 当該1水平走査期間の一方の期間にあっては、当該一方の期間の終点よりも階調に応じた期間手前の時点から当該一方の期間の終点まで点灯電圧を、その一方の期間の残余期間では非点灯電圧を、それぞれ当該データ線を介して印加し、

10 いずれの場合においても、1水平走査期間の他方の期間にあっては、前記一方の期間で前記非点灯電圧を印加する期間、前記点灯電圧を印加し、前記一方の期間で前記点灯電圧を印加する期間、前記非点灯電圧を印加するデータ線駆動回路と

を具備することを特徴とする表示装置。

8. 前記画素は、スイッチング素子と、前記電気光学材料とからなる容量素子とを含み、

15 前記容量素子は、前記スイッチング素子により駆動されることを特徴とする請求項7に記載の表示装置。

9. 前記スイッチング素子は、導電体／絶縁体／導電体の構造を有する薄膜ダイオード素子であって、

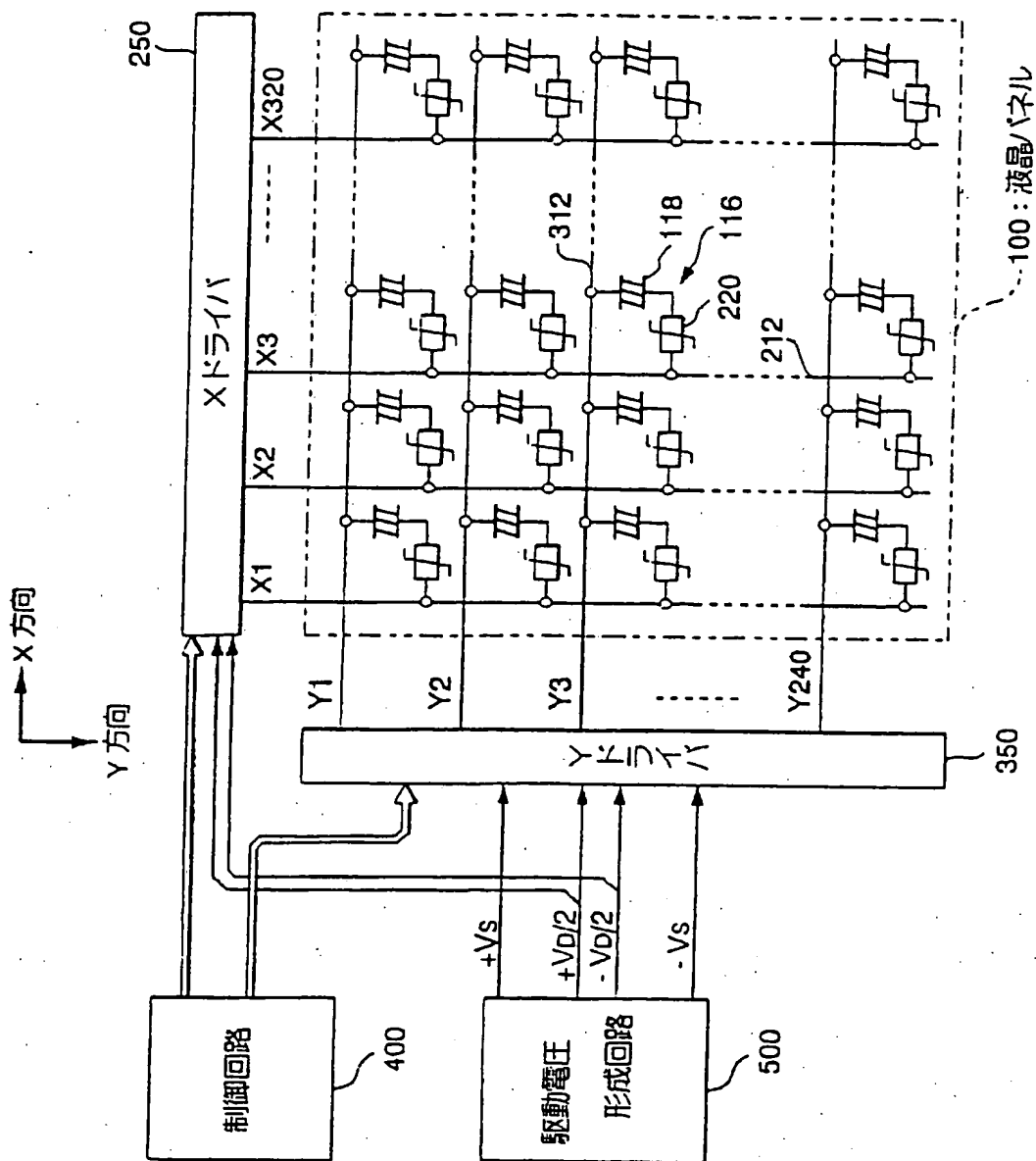
20 その一方が、前記走査線または前記データ線のいずれかに接続され、他方が、前記容量素子に接続されている

ことを特徴とする請求項8に記載の表示装置。

10. 請求項7乃至9のいずれかに記載の表示装置を備えることを特徴とする電子機器。

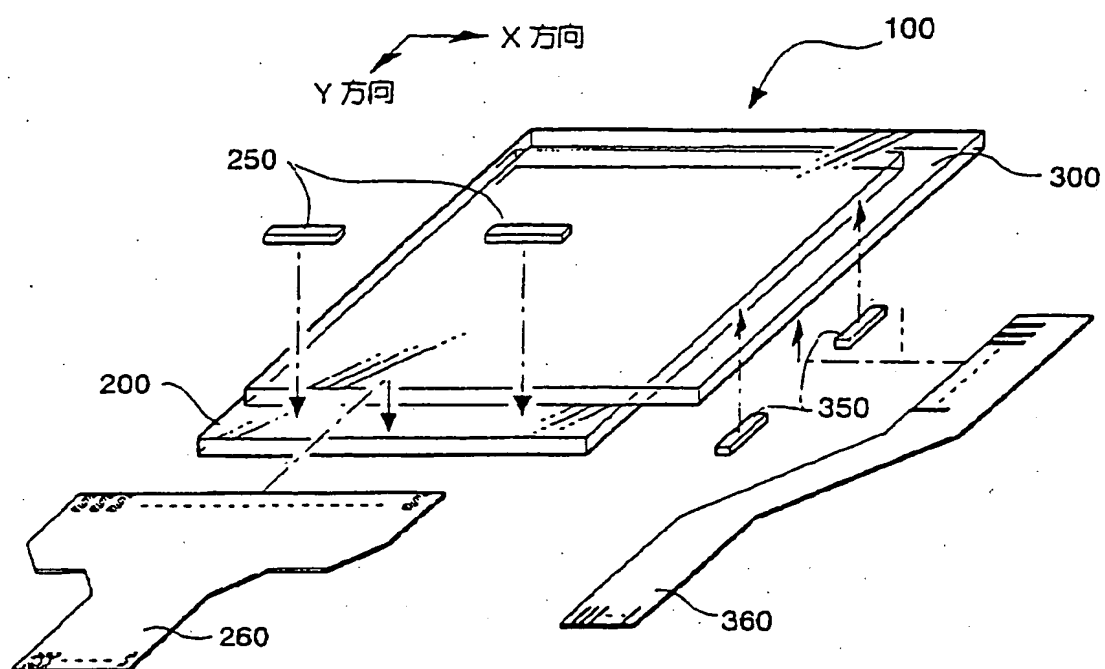
1/17

Fig. 1



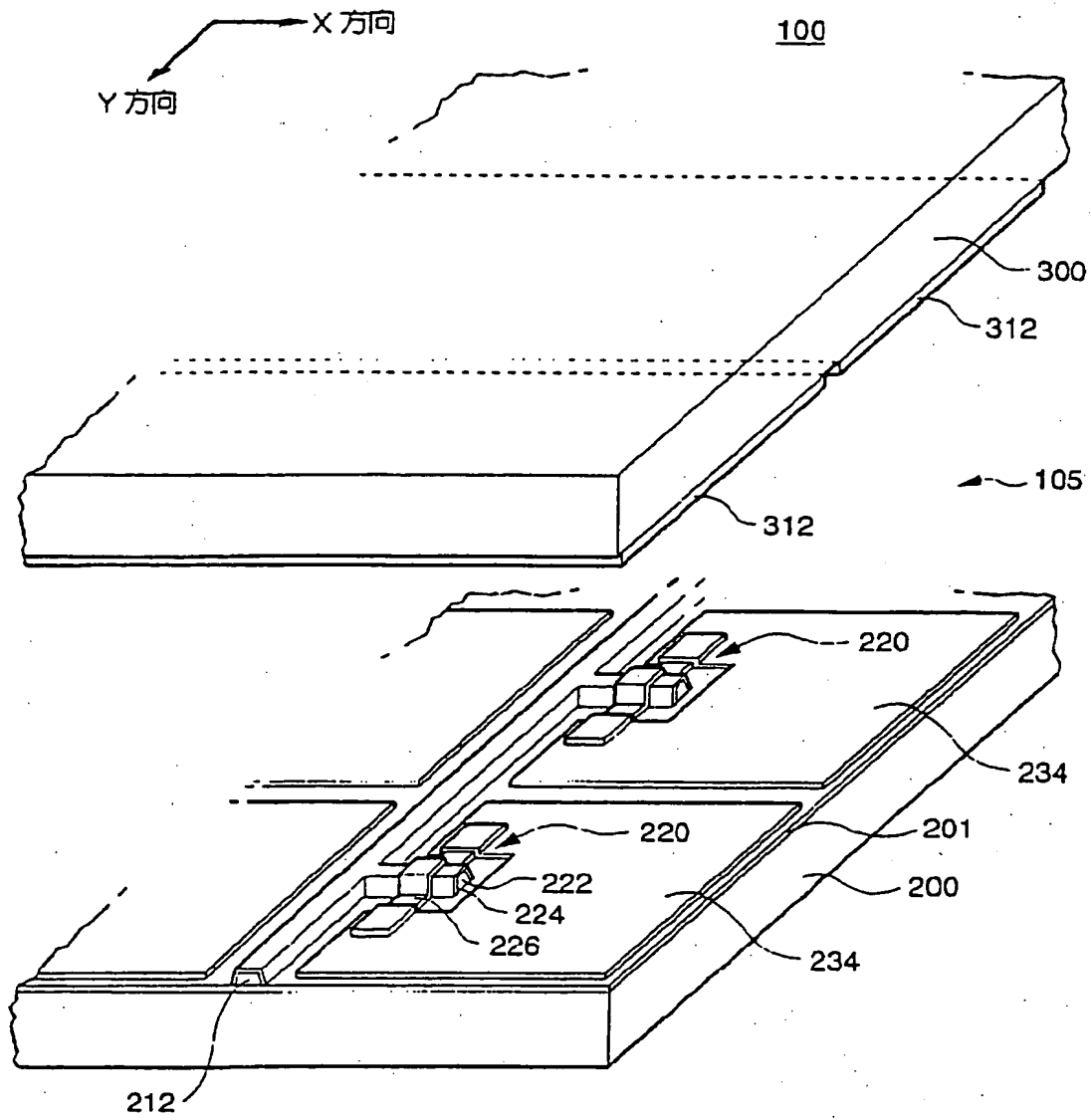
2/17

Fig. 2



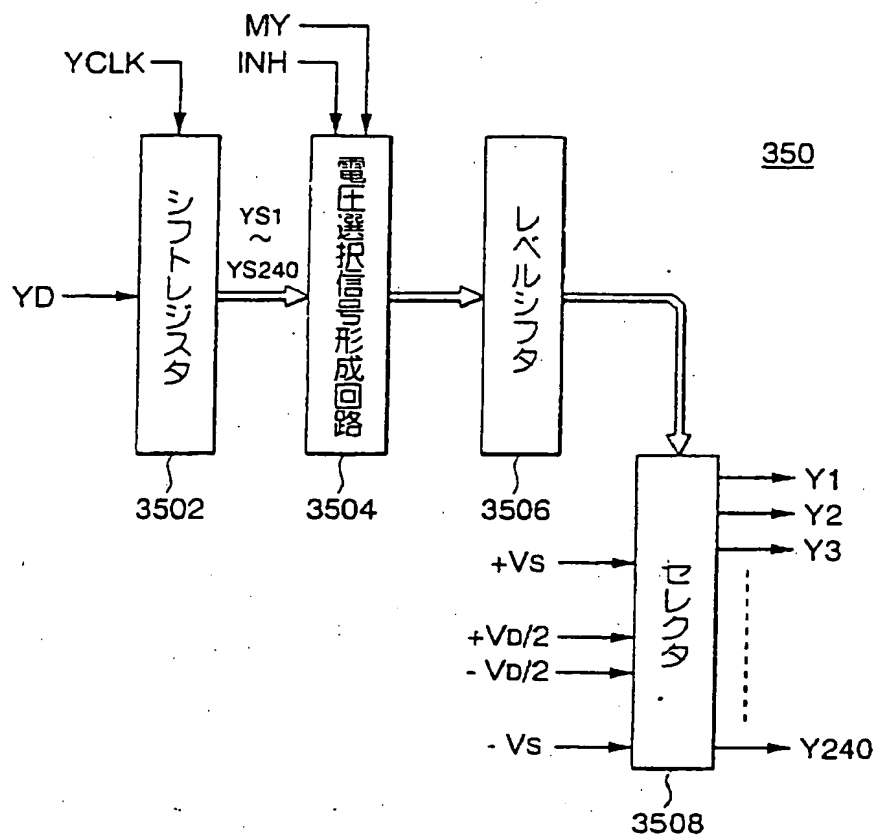
3/17

Fig. 3



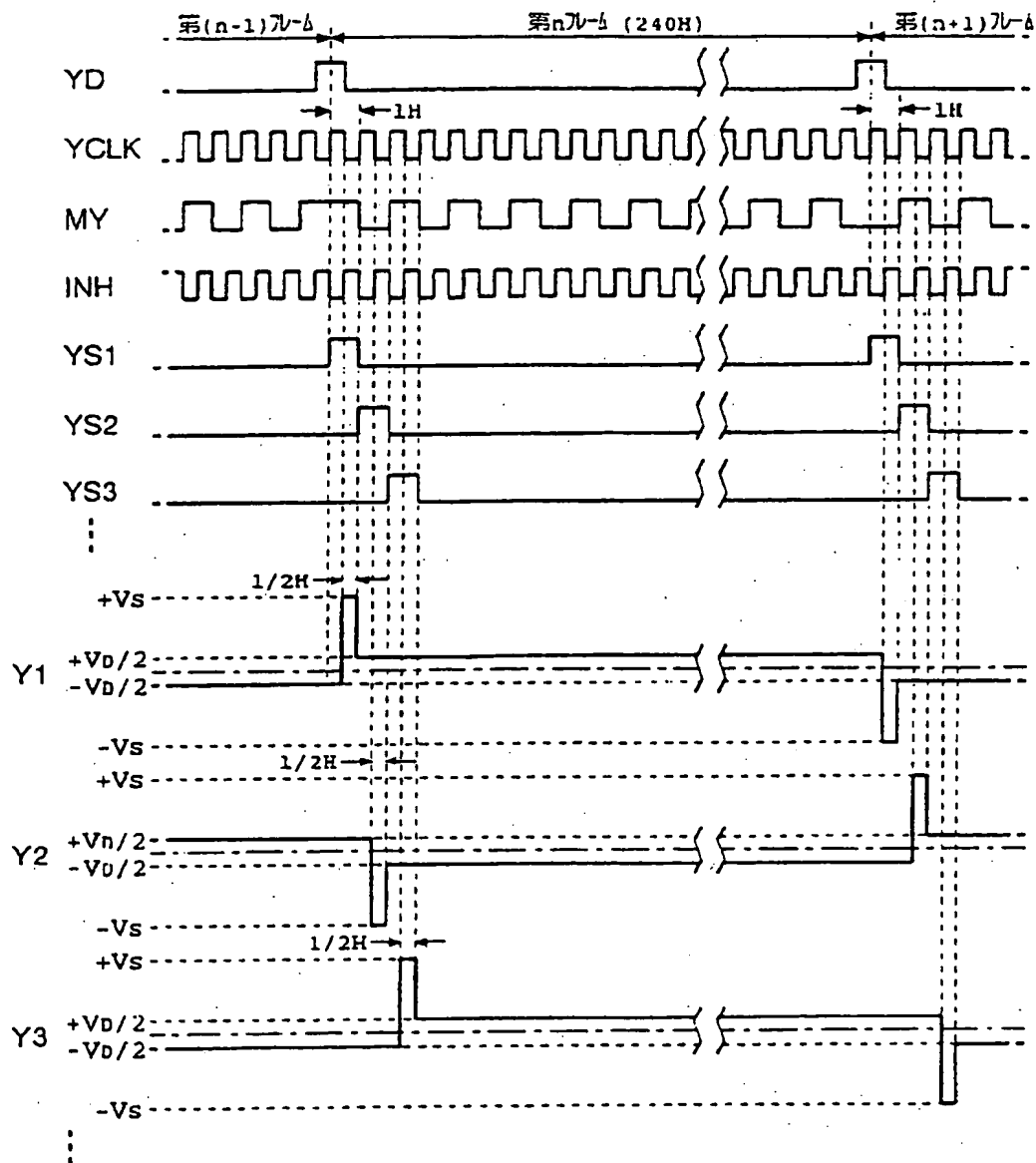
4/17

Fig. 4



5/17

Fig. 5



6/17

Fig. 6

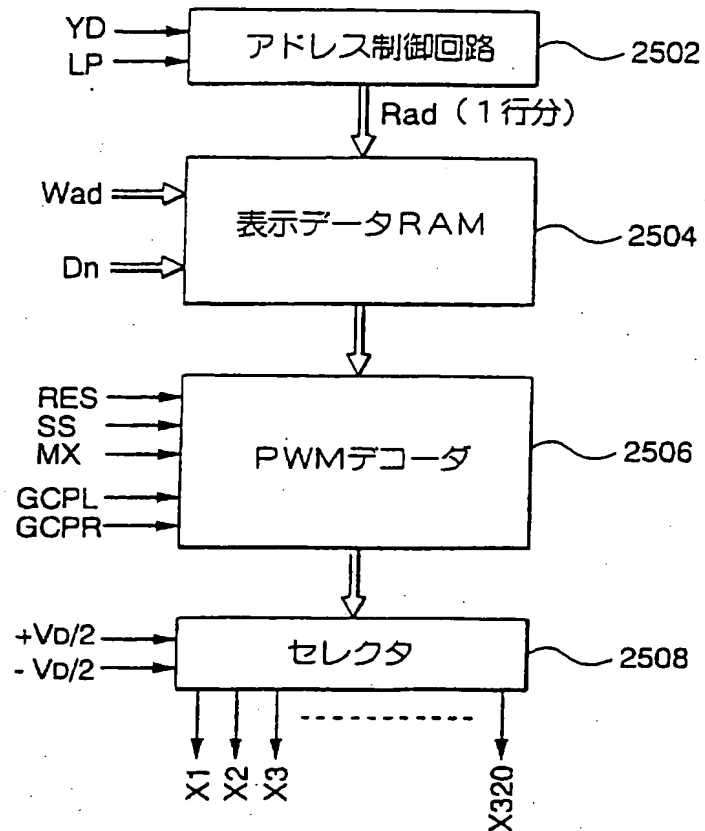
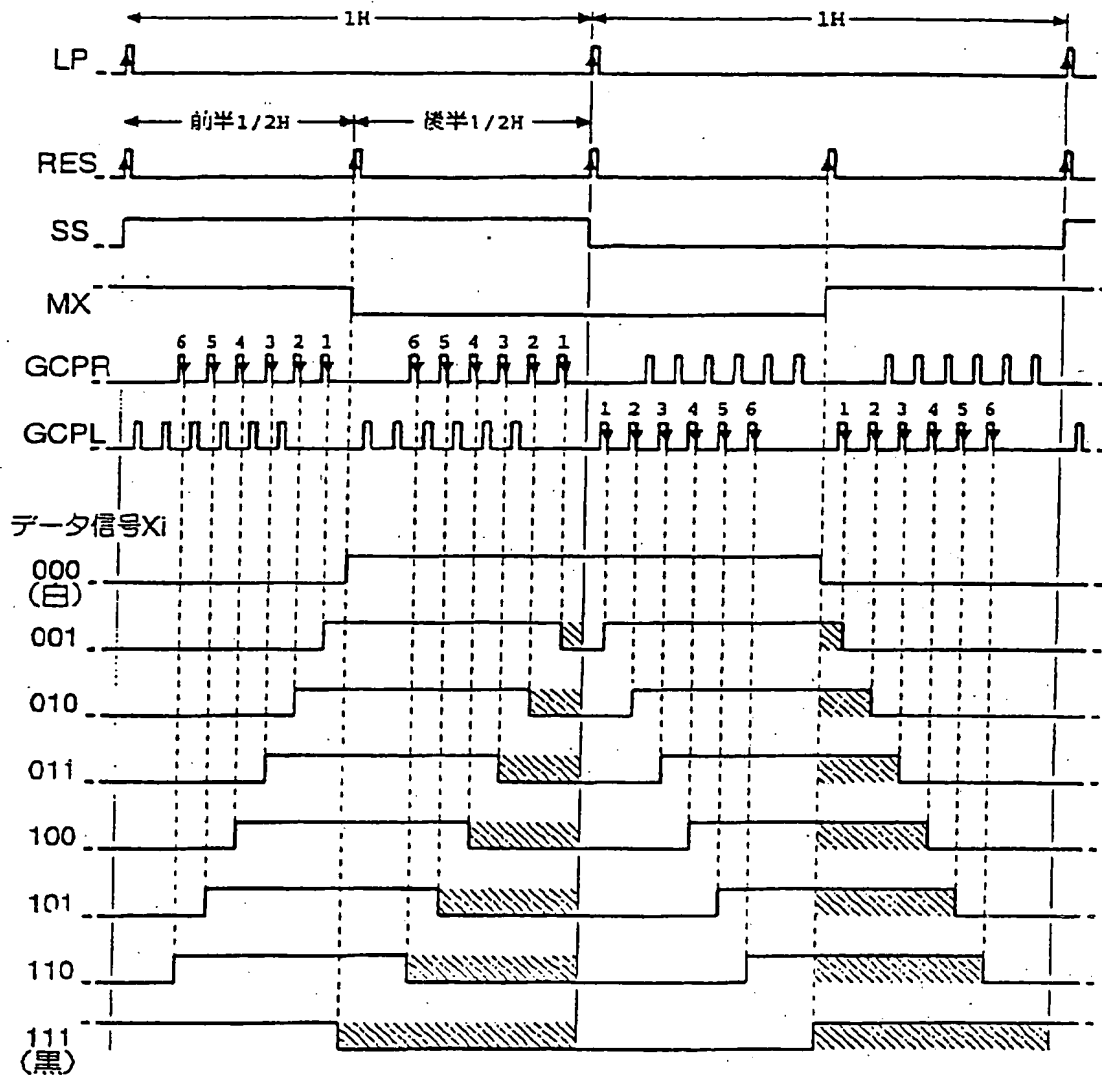
250

Fig. 7

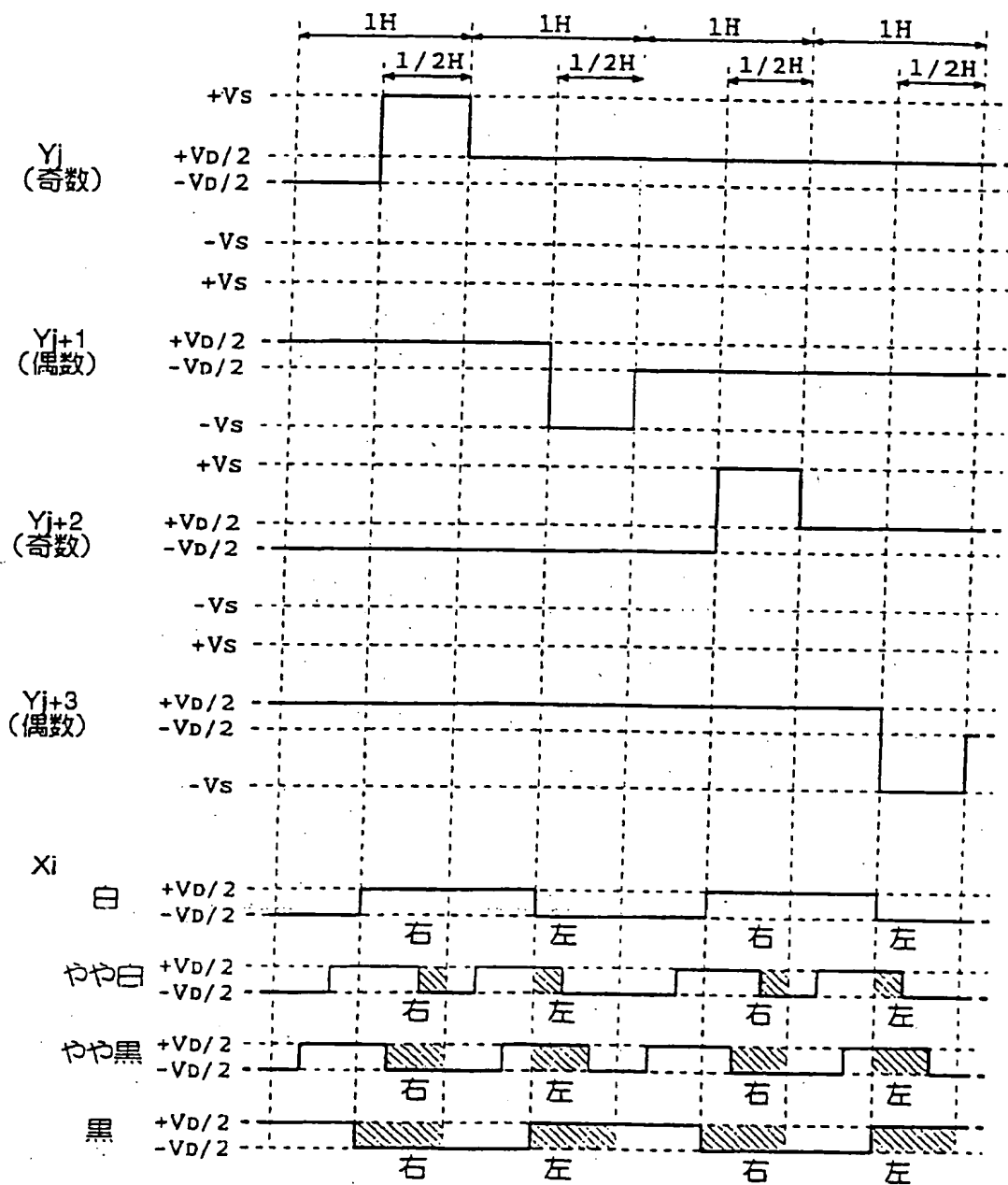
7/17



/// : 点灯電圧

8/17

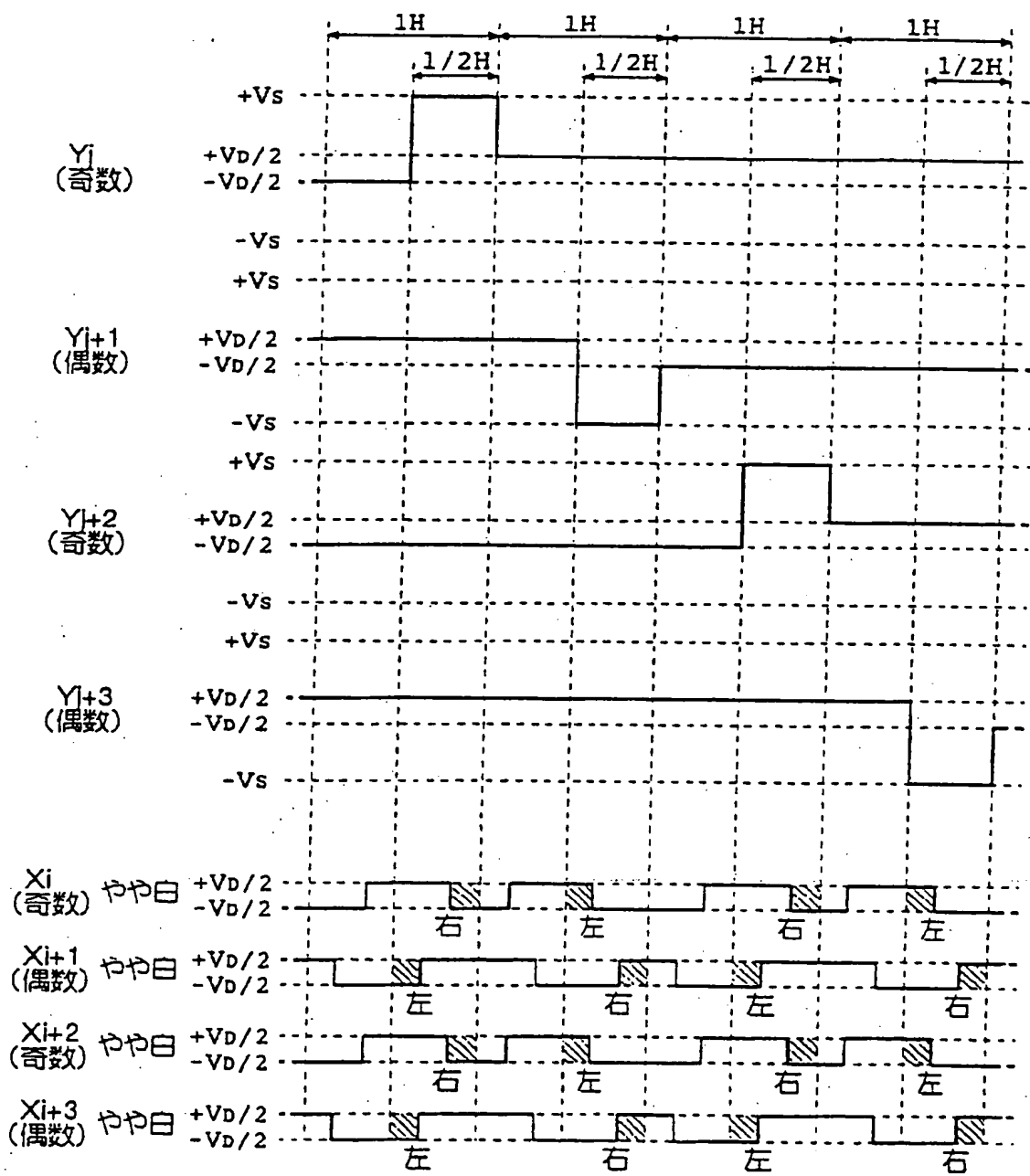
Fig. 8



点灯電圧

Fig. 9

9/17



/// : 点灯電圧

10/17

Fig. 10

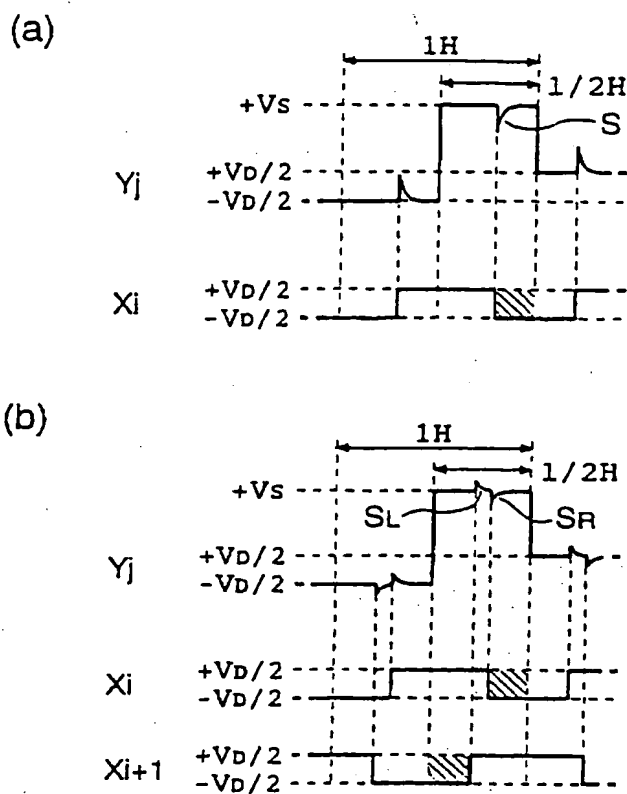
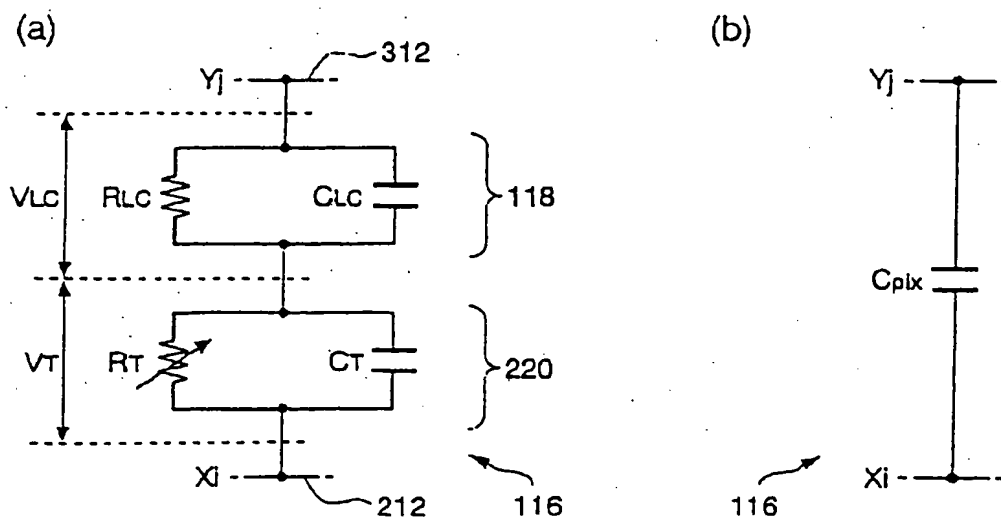


Fig. 11



11/17

Fig. 12

<4倍駆動(1H反転)>

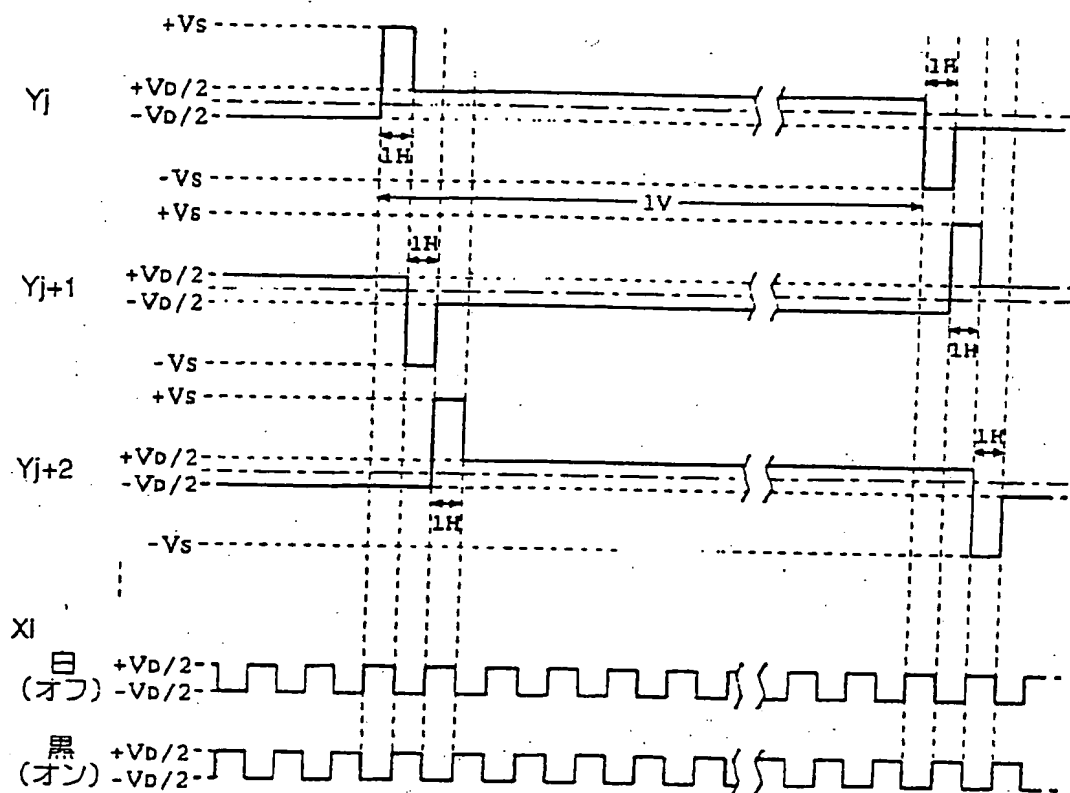
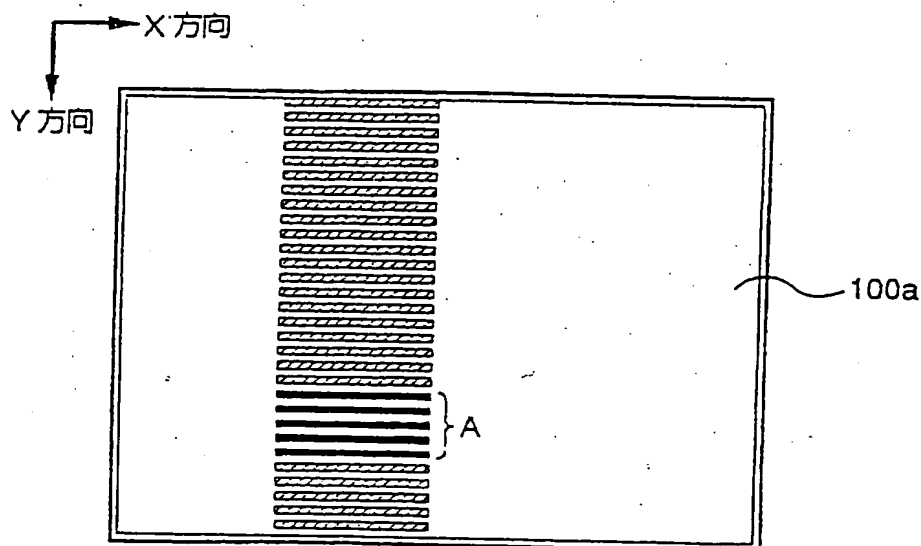


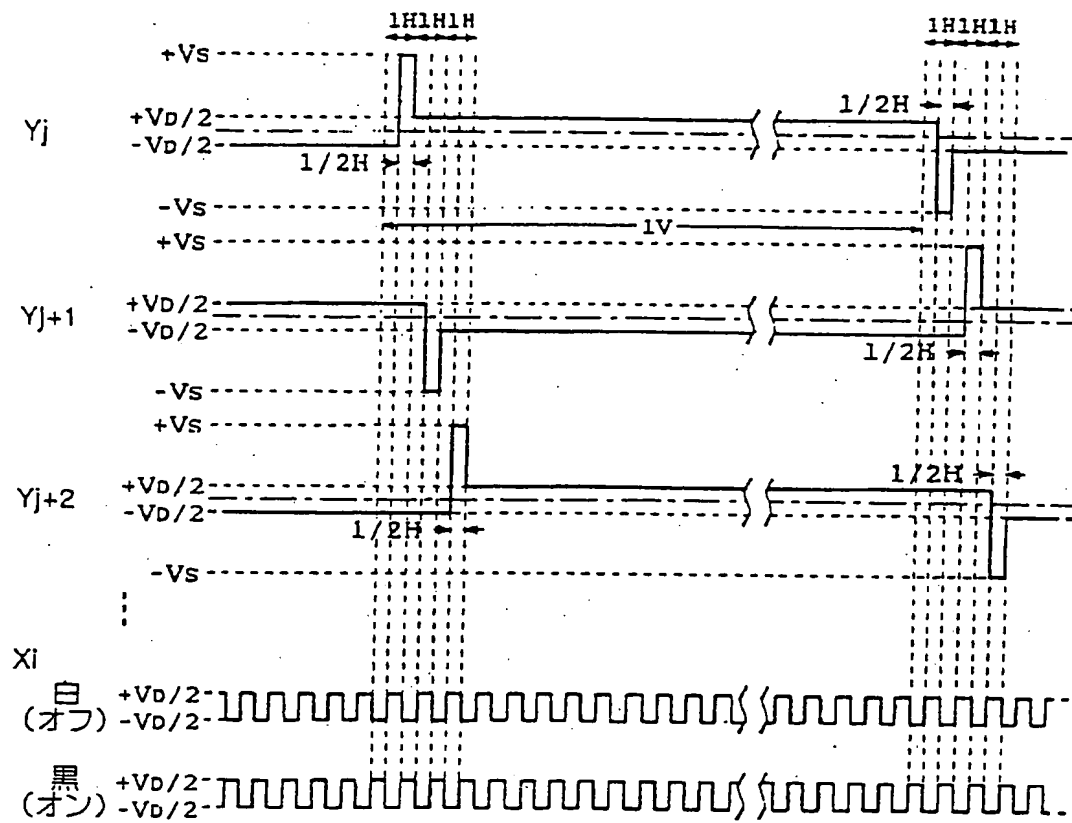
Fig. 13



12/17

Fig. 14

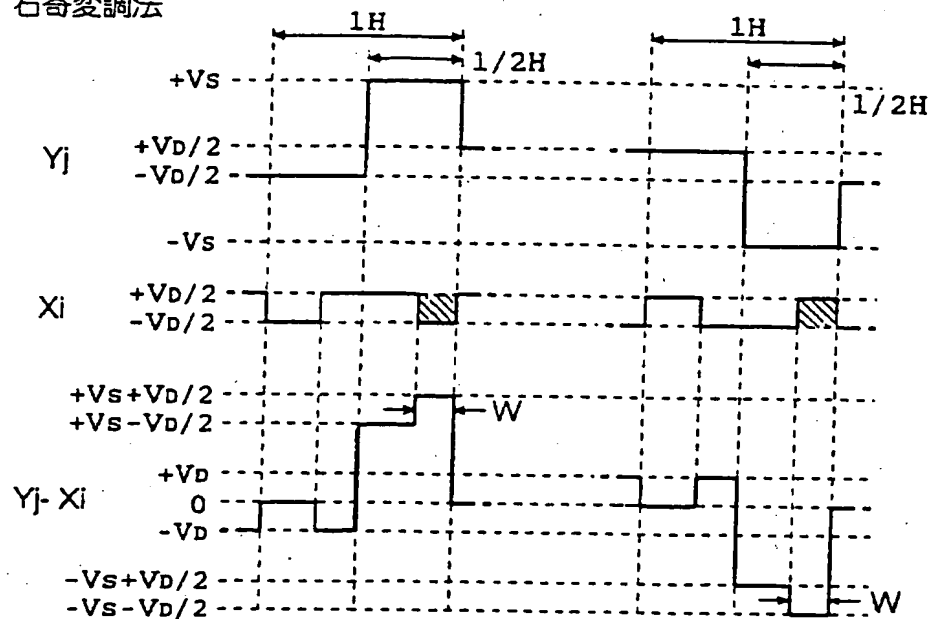
<4値駆動(1/2H反転)>



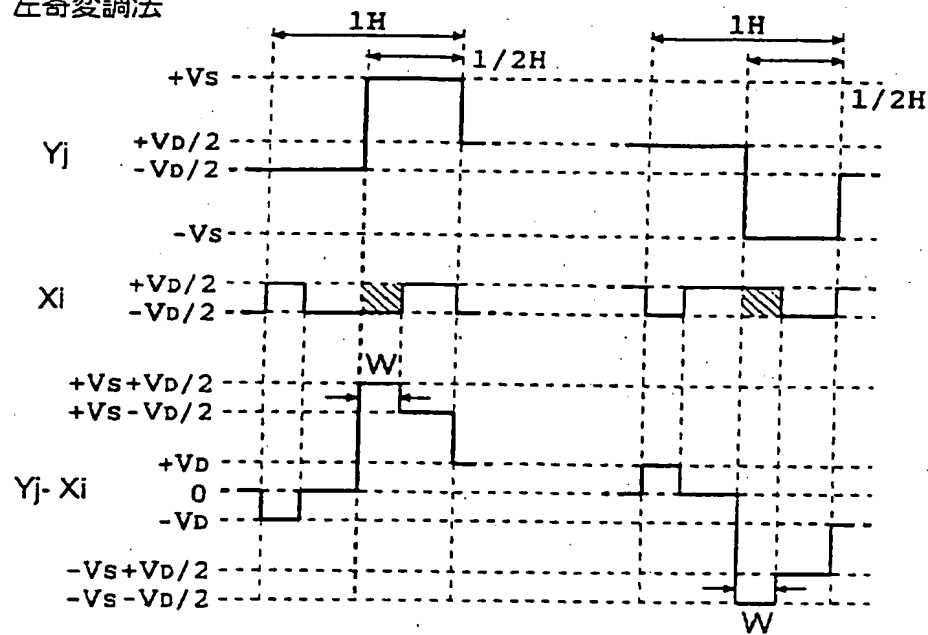
13/17

Fig. 15

(a) 右寄変調法



(b) 左寄変調法

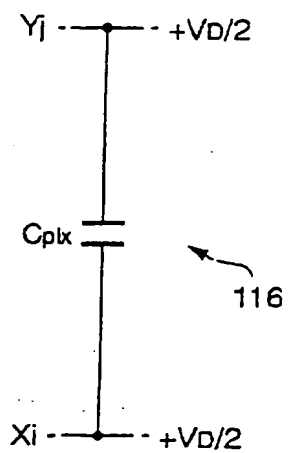


/// : 点灯電圧

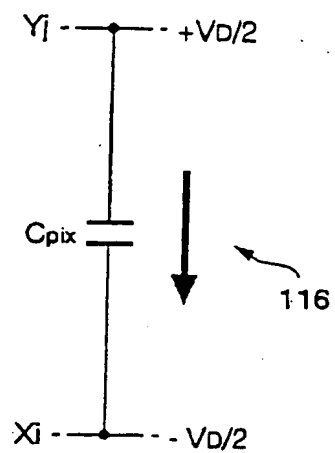
Fig. 1,6

14/17

(a)

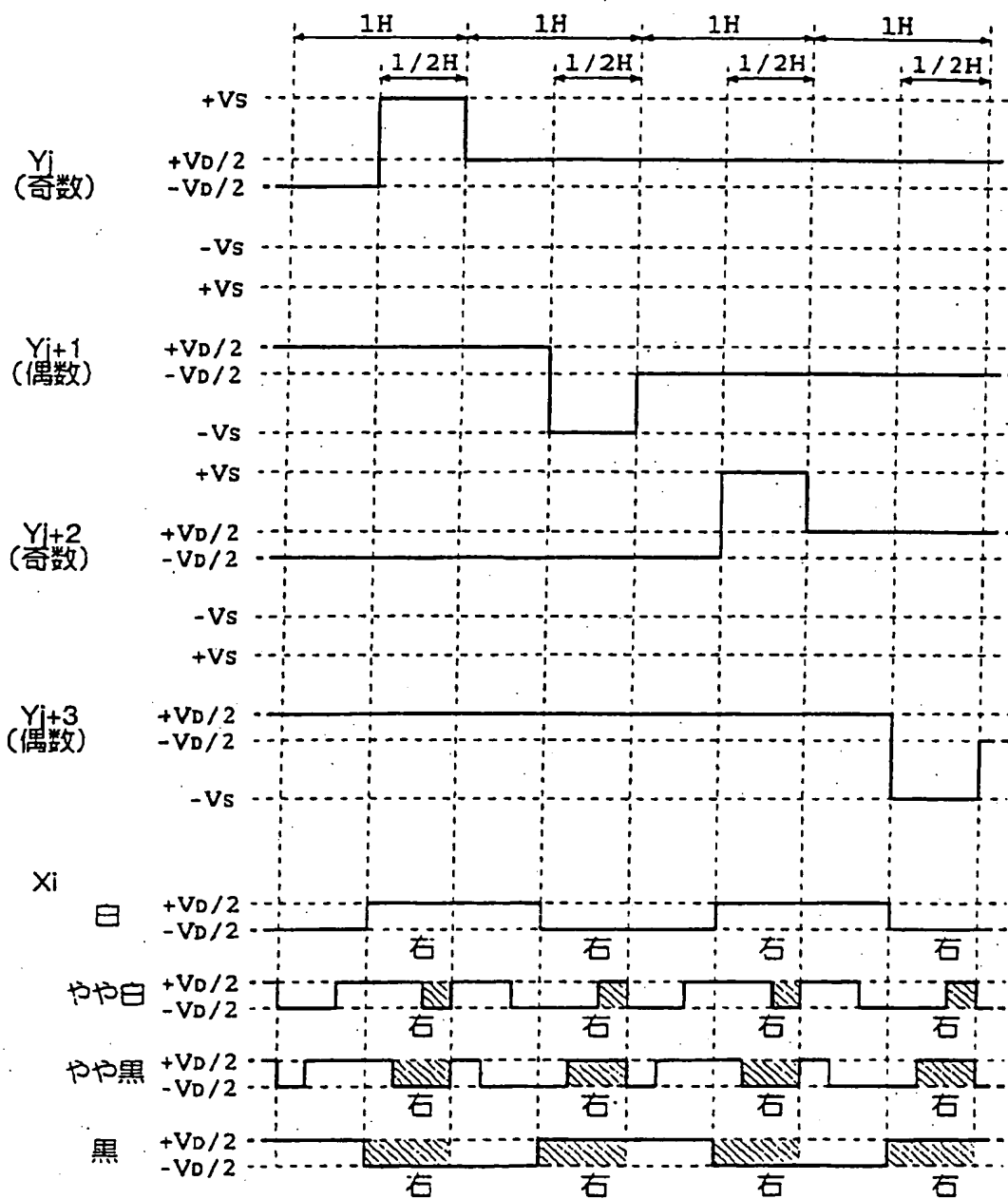


(b)



15/17

Fig. 17



: 点灯電圧

16/17

Fig. 18

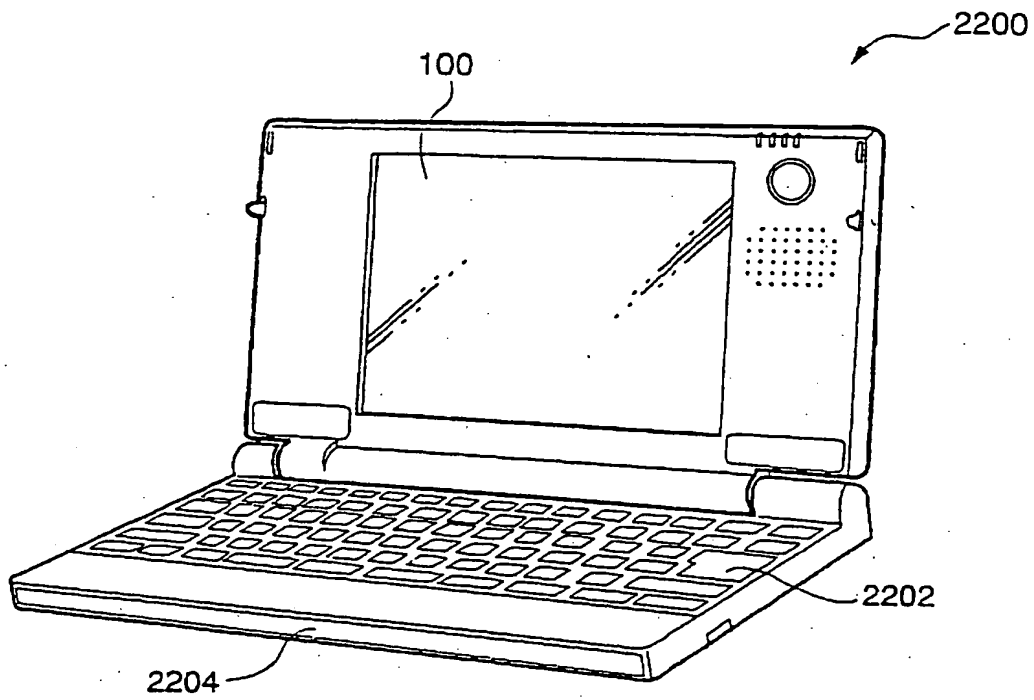
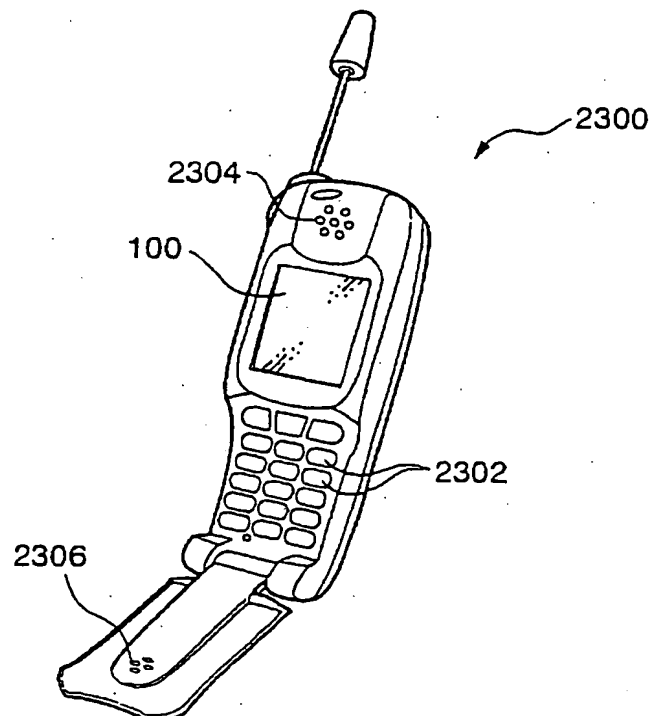
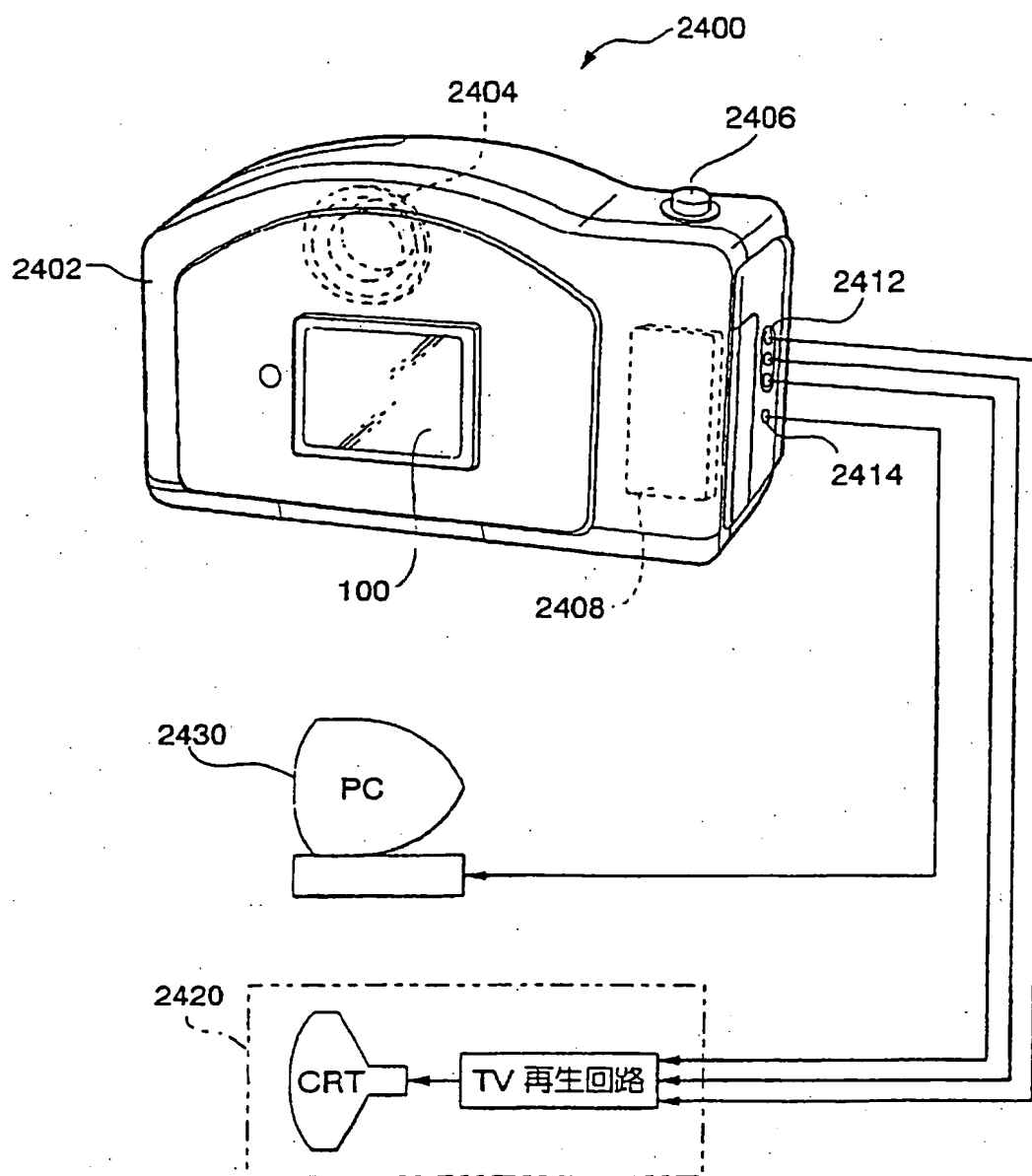


Fig. 19



17/17

Fig. 20



BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.